

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 3 年 9 月 1 2 日
Date of Application:

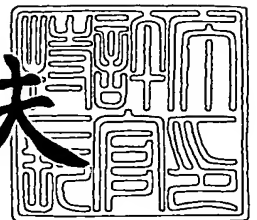
出 願 番 号 特 願 2 0 0 3 - 3 2 1 7 9 1
Application Number:
[ST. 10/C]: [J P 2 0 0 3 - 3 2 1 7 9 1]

出 願 人 セイコーエプソン株式会社
Applicant(s):

2 0 0 3 年 9 月 2 9 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康 夫



出証番号 出証特 2 0 0 3 - 3 0 7 9 9 6 7

【書類名】 特許願
【整理番号】 J0102458
【提出日】 平成15年 9月12日
【あて先】 特許庁長官殿
【国際特許分類】 G09F 9/30 308
【発明者】
 【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内
 【氏名】 山▲崎▼ 康二
【発明者】
 【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内
 【氏名】 高原 研一
【発明者】
 【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内
 【氏名】 壹岐 拓則
【特許出願人】
 【識別番号】 000002369
 【氏名又は名称】 セイコーエプソン株式会社
【代理人】
 【識別番号】 100095728
 【弁理士】
 【氏名又は名称】 上柳 雅誉
 【連絡先】 0 2 6 6 - 5 2 - 3 5 2 8
【選任した代理人】
 【識別番号】 100107076
 【弁理士】
 【氏名又は名称】 藤網 英吉
【選任した代理人】
 【識別番号】 100107261
 【弁理士】
 【氏名又は名称】 須澤 修
【先の出願に基づく優先権主張】
 【出願番号】 特願2002-318542
 【出願日】 平成14年10月31日
【手数料の表示】
 【予納台帳番号】 013044
 【納付金額】 21,000円
【提出物件の目録】
 【物件名】 特許請求の範囲 1
 【物件名】 明細書 1
 【物件名】 図面 1
 【物件名】 要約書 1
 【包括委任状番号】 0109826

【書類名】 特許請求の範囲**【請求項 1】**

基板上に、第 1 方向に延在するデータ線及び該データ線に交差する第 2 方向に延在する走査線、並びに、前記データ線及び前記走査線の交差領域に対応するように配置された画素電極及び薄膜トランジスタが積層構造の一部をなして備えられた電気光学装置であって、

前記基板上には更に、
前記薄膜トランジスタ及び前記画素電極に電氣的に接続された蓄積容量と、
前記データ線及び前記画素電極間に配置されたシールド層とが、前記積層構造の一部をなして備えられてなり、
前記蓄積容量を構成する一対の電極の一方は、低抵抗膜を含む多層膜からなることを特徴とする電気光学装置。

【請求項 2】

前記多層膜は、下層を光吸収性の膜、上層を光反射性の膜で構成されることを特徴とする請求項 1 に記載の電気光学装置。

【請求項 3】

前記蓄積容量を構成する一対の電極の一方は、前記第 2 方向に沿うように形成された容量線の一部を構成するとともに、

該容量線は、前記低抵抗膜を含む多層膜からなることを特徴とする請求項 1 又は 2 に記載の電気光学装置。

【請求項 4】

前記多層膜は、前記データ線と同一膜で形成されることを特徴とする請求項 1 乃至 3 のいずれか一項に記載の電気光学装置。

【請求項 5】

前記低抵抗膜はアルミニウムからなることを特徴とする請求項 1 乃至 4 のいずれか一項に記載の電気光学装置。

【請求項 6】

前記薄膜トランジスタは、長手方向に延びるチャネル領域と該チャネル領域から更に長手方向に延びるチャネル隣接領域とを含む半導体層を有しており、
前記チャネル領域の脇に遮光部を有することを特徴とする請求項 1 乃至 5 のいずれか一項に記載の電気光学装置。

【請求項 7】

前記走査線は、前記長手方向に交わる方向に延びるとともに平面的に見て前記チャネル領域に重なる前記薄膜トランジスタのゲート電極を含む本体部と、平面的に見て前記チャネル領域の脇において前記本体部から前記長手方向に突出し、前記遮光部を成す水平的突出部とを有することを特徴とする請求項 6 に記載の電気光学装置。

【請求項 8】

前記本体部は、前記ゲート電極を含む個所が幅広に形成されていることを特徴とする請求項 7 に記載の電気光学装置。

【請求項 9】

前記水平的突出部は、平面的に見て前記チャネル領域毎に、そのソース側及びドレイン側に夫々位置する前記チャネル隣接領域の両脇において夫々突出していることを特徴とする請求項 7 又は 8 に記載の電気光学装置。

【請求項 10】

前記薄膜トランジスタは、長手方向に延びるチャネル領域を含む半導体層を有しており、
前記薄膜トランジスタの前記チャネル領域を上側から少なくとも覆う上側遮光膜を備えており、

前記上側遮光膜は少なくとも部分的に、前記チャネル領域の長手方向に直交する断面上で前記チャネル領域側から見て凹状に形成されていることを特徴とする請求項 1 乃至 5 の

いずれか一項に記載の電気光学装置。

【請求項 11】

前記走査線は、前記チャネル領域から前記第2方向に所定距離だけ外れた個所における前記本線部から、前記基板の垂直方向に突出した垂直的突出部を更に有することを特徴とする請求項7乃至9のいずれか一項に記載の電気光学装置。

【請求項 12】

前記基板上に、少なくとも前記チャネル領域を下側から覆う下側遮光膜を更に備えており、

前記垂直的突出部は、その先端側において前記下側遮光膜に接触していることを特徴とする請求項11に記載の電気光学装置。

【請求項 13】

前記薄膜トランジスタは、前記第1方向に延びるチャネル領域を含む半導体層を有しており、

前記走査線は、前記チャネル領域にゲート絶縁膜を介して対向配置された前記薄膜トランジスタのゲート電極を含むと共に平面的に見て前記第1方向と交差する第2方向に延びる本線部を有し、

該本線部は、前記基板上に掘られた溝内に配置されると共に前記チャネル領域を側方から少なくとも部分的に覆う溝内部分を含んでなることを特徴とする請求項1乃至5のいずれか一項に記載の電気光学装置。

【請求項 14】

前記走査線、前記データ線、前記蓄積容量を構成する一対の電極及び前記シールド層の少なくとも一部は、遮光性材料からなり、

前記少なくとも一部は、前記積層構造中であって、内蔵遮光膜を構成していることを特徴とする請求項1乃至13のいずれか一項に記載の電気光学装置。

【請求項 15】

基板上に、第1方向に延在するデータ線及び該データ線に交差する第2方向に延在する走査線、並びに、前記データ線及び前記走査線の交差領域に対応するように配置された画素電極及び薄膜トランジスタが積層構造の一部をなして備えられた電気光学装置であって、

前記基板上には更に、


前記薄膜トランジスタ及び前記画素電極に電氣的に接続された蓄積容量と、

前記データ線及び前記画素電極間に配置された遮光膜とが、前記積層構造の一部をなして備えられてなり、

前記蓄積容量を構成する一対の電極の一方は、低抵抗膜を含む多層膜からなることを特徴とする電気光学装置。

【請求項 16】

請求項1乃至15のいずれか一項に記載の電気光学装置を具備してなることを特徴とする電子機器。



【書類名】 明細書

【発明の名称】 電気光学装置及び電子機器

【技術分野】

【0001】

本発明は、アクティブマトリクス駆動方式の電気光学装置の技術分野に属し、特に画素スイッチング用の薄膜トランジスタ (Thin Film Transistor; 以下、適宜「TFT」という。) を、基板上の積層構造中に備えた形式の電気光学装置及びその製造方法、並びにこれをライトバルブとして備えた電子機器の技術分野に属する。また、本発明は電子ペーパー等の電気泳動装置やEL (エレクトロルミネッセンス) 装置や電子放出素子を用いた装置 (Field Emission Display 及び Surface-Conduction Electron-Emitter Display) 等の技術分野にも属する。

【背景技術】

【0002】

TFTアクティブマトリクス駆動形式の電気光学装置では、各画素に設けられた画素スイッチング用のTFTのチャンネル領域に入射光が照射されると、光による励起で光リーク電流が発生してTFTの特性が変化する。特に、プロジェクタのライトバルブ用の電気光学装置の場合には、入射光の強度が高いため、TFTのチャンネル領域やその周辺領域に対する入射光の遮光を行うことは重要となる。

【0003】

そこで従来は、対向基板に設けられた各画素の開口領域を規定する遮光膜により、あるいはTFTアレイ基板上においてTFTの上を通過するとともにAl (アルミニウム) 等の金属膜からなるデータ線により、かかるチャンネル領域やその周辺領域を遮光するように構成されている。さらに、TFTアレイ基板上のTFTの下側に対向する位置にも、例えば高融点金属からなる遮光膜を設けることがある。

【0004】

このようにTFTの下側にも遮光膜を設ければ、TFTアレイ基板側からの裏面反射光や、複数の電気光学装置をプリズム等を介して組み合わせる一つの光学系を構成する場合に他の電気光学装置からプリズム等を突き抜けてくる投射光等の戻り光が、当該電気光学装置のTFTに入射するのを未然に防ぐことができる。例えば、特許文献1を参照。

【0005】

【特許文献1】 特開2002-156652号公報

【発明の開示】

【発明が解決しようとする課題】

【0006】

しかしながら、上述した各種遮光技術によれば、以下の問題点がある。すなわち、まず対向基板上やTFTアレイ基板上に遮光膜を形成する技術によれば、遮光膜とチャンネル領域との間は、3次元的に見て例えば液晶層、電極、層間絶縁膜等を介してかなり離間しており、両者間へ斜めに入射する光に対する遮光が十分ではない。特に、プロジェクタのライトバルブとして用いられる小型の電気光学装置においては、入射光は光源からの光をレンズで絞った光束であり、斜めに入射する成分を無視し得ない程度 (例えば、基板に垂直な方向から10度から15度程度傾いた成分を10%程度) 含んでいるので、このような斜めの入射光に対する遮光が十分でないことは実践上問題となる。

【0007】

加えて、遮光膜のない領域から電気光学装置内に進入した光が、基板の上面又は基板の上面に形成された遮光膜の上面やデータ線の下面 (すなわち、チャンネル領域に面する側の内面) で反射された後に、かかる反射光、あるいはこれが更に基板の上面あるいは遮光膜やデータ線の内面で反射された多重反射光が、最終的にTFTのチャンネル領域に到達してしまう場合もある。

【0008】

特に、近年の表示画像の高品位化という一般的要請に沿うべく電気光学装置の高精細化

あるいは画素ピッチの微細化を図るにつれて、更に明るい画像を表示すべく入射光の光強度を高めるにつれて、上述した従来の各種遮光技術によれば、十分な遮光を施すのがより困難となり、TFTのトランジスタ特性の変化により、フリッカ等が生じて、表示画像の品位が低下してしまうという問題点がある。

【0009】

なお、このような耐光性を高めるためには、遮光膜の形成領域を広げればよいようにも思われるが、遮光膜の形成領域を広げてしまったのでは、表示画像の明るさを向上させるべく各画素の開口率を高めることが根本的に要請されるどころ、その実現が困難になるという問題点が生じる。更に、上述の如く、遮光膜（すなわち、TFTの下側の遮光膜やデータ線等からなるTFTの上側の遮光膜等）の存在により、斜め光に起因した内面反射光や多重反射光が発生することに鑑みれば、むやみに遮光膜の形成領域を広げたのでは、このような内面反射光や多重反射光の増大を招くという解決困難な問題点もある。

【0010】

本発明は、上記問題点に鑑みてなされたものであり、薄膜トランジスタの半導体層に対する遮光性能を高めることで、光リーク電流の発生を抑制し、もってフリッカ等のない高品質な画像を表示することの可能な電気光学装置を提供することを課題とする。また、本発明はそのような電気光学装置を具備してなる電子機器を提供することをも課題とする。

【課題を解決するための手段】

【0011】

本発明の電気光学装置は、上記課題を解決するために、基板上に、第1方向に延在するデータ線及び該データ線に交差する第2方向に延在する走査線、並びに、前記データ線及び前記走査線の交差領域に対応するように配置された画素電極及び薄膜トランジスタが積層構造の一部をなして備えられた電気光学装置であって、前記基板上には更に、前記薄膜トランジスタ及び前記画素電極に電気的に接続された蓄積容量と、前記データ線及び前記画素電極間に配置されたシールド層とが、前記積層構造の一部をなして備えられてなり、前記蓄積容量を構成する一対の電極の一方は、低抵抗膜を含む多層膜からなる。

【0012】

本発明の電気光学装置によれば、蓄積容量を構成する一対の電極の一方（以下、単に「一方電極」ということがある。）が、低抵抗膜を含む多層膜からなる。

このような構成によれば、該一方電極の高機能化（例えば、該一方電極がもつ固定電位側容量電極としての機能に加えて、他の機能を併せ持たせること等）を実現することができる。特に、本発明における当該多層膜には、低抵抗膜、すなわち例えば、アルミニウム、銅、クロム等の金属単体、又はこれらを含む材料等、従来のポリシリコンやWSiに比べてその電気抵抗が低い材料が含まれるから、高い電気伝導度を達成することが可能となる。

本発明の電気光学装置の一態様では、前記多層膜は、下層を光吸収性の膜、上層を光反射性の膜で構成されることを特徴とする。

この構成によれば、直接入射される光は上層で反射し、戻り光は下層で光を吸収させることができる。

また、本発明の電気光学装置の他の態様では、前記蓄積容量を構成する一対の電極の一方は、前記第2方向に沿うように形成された容量線の一部を構成するとともに、該容量線は、前記低抵抗膜を含む多層膜からなることを特徴とする。

【0013】

この態様によれば、まず、蓄積容量を構成する一対の電極の一方、つまり上述で定義した一方電極が、第2方向、すなわち走査線の形成方向に沿うように形成された容量線の一部を構成する。これにより、例えば、前記一方電極を固定電位とするためには、画素ごとに設けられ得る蓄積容量の一方電極それぞれに対して、これらを固定電位とするための導電材等を個別的に設ける必要などはなく、容量線ごとに固定電位源に接続するなどという態様を採用すればよい。したがって、本態様によれば、製造工程の簡略化、あるいは製造コストの低廉化等を図ることができる。

【0014】

また、本態様では特に、容量線が前記低抵抗膜を含む多層膜からなる。このような構成によれば、容量線の高機能化（例えば、該容量線がもつ固定電位側容量電極としての機能に加えて、他の機能を併せ持たせること等）を実現することができる。特に、本発明における当該多層膜には、低抵抗膜、すなわち例えば、アルミニウム、銅、クロム等の金属単体、又はこれらを含む材料等、従来のポリシリコンやWSiに比べてその電気抵抗が低い材料が含まれるから、高い電気伝導度を達成することが可能となる。そして、この高い電気伝導度の達成により、本態様では、容量線の狭小化、すなわち蓄積容量の狭小化を、特別な制約を伴うことなく実現することができる。したがって、本態様は、開口率の向上を図る上でも大きく資することになる。言い換えると、従来において、容量線を狭小化すると生じていた高抵抗化に起因するクロストークの発生や焼き付き等の発生を防止することが可能となる。

【0015】

また、本態様における容量線は上述の低抵抗膜を含む多層膜からなるから、該低抵抗膜に加え、薄膜トランジスタに対する光入射を防止しうる光遮蔽機能を実現するための他の材料からなる膜を、該容量線の構成要素として併せもたせることが可能となる。

【0016】

さらに、本発明のように容量線を多層膜から構成すると、蓄積容量としての機能を安定化させることが可能となる。すなわち例えば、上で例示した低抵抗化という目的のみを達成するのであれば、そのような材料一層のみで容量線を構成すればよいのであるが、それでは蓄積容量として本来有すべきコンデンサとしての機能を十分に果たしえない場合があるのである。しかるに、本発明においては、上述のように、2層以上の膜から容量線が構成されることにより、その一の層において何らかの特別な機能をもたせる材料を用いたとしても、他の層において蓄積容量としての機能を果たすべき材料を補償的に用いることができるから、上述のような問題が発生しない。

【0017】

なお、本発明においては、容量線において上述のような多機能化が図れるため、電気光学装置の設計の自由度もまた向上することになる。

【0018】

本発明の電気光学装置の他の態様では、前記容量線は、その上層に前記低抵抗膜を有するとともに、その下層に光吸収性の材料からなる膜を有する。

【0019】

この態様によれば、容量線において、以下に述べるような多機能化が図られることになる。まず、容量線の上層は、前記低抵抗膜を有することとなるから、例えば、該上層側から光が入射する場合を想定すると、該光は当該低抵抗膜の表面で反射されることになり、これが薄膜トランジスタに直接に至ろうとするのを未然に防止することが可能となる。これは、当該材料が一般に高い光反射率を有することに基づく。

【0020】

他方、容量線の下層は、例えばポリシリコン等の光吸収性の材料からなるから、例えば、電気光学装置内部に入射した後、前記低抵抗膜の表面、あるいは前記データ線の下面等で反射するなどの結果発生する、いわゆる迷光が、薄膜トランジスタに至ろうとするのを未然に防止することが可能となる。すなわち、そのような迷光の全部又は一部は、容量線の下層で吸収されることになるから、該迷光が薄膜トランジスタに至る可能性を低減することが可能となるのである。

【0021】

なお、本発明においては、容量線が「多層膜からなる」ことが前提であるから、例えば、本態様において、容量線の上層にアルミニウム、その下層にポリシリコンが存在するとしても、該アルミニウムの更に上層に別の材料からなる膜が存在し、若しくは、該ポリシリコンの更に下層に別の材料からなる膜が存在し、又は、該アルミニウム及び該ポリシリコンの間に別の材料からなる膜が存在するといった形態等であってもよいことは言うまで

もない。また、場合により、上から順に、アルミニウム、ポリシリコン及びアルミニウム等といった構造であっても勿論よい。

【0022】

本発明の電気光学装置の他の態様では、前記低抵抗膜はアルミニウムからなる。

【0023】

この態様によれば、アルミニウムが非常に低抵抗な材料であることからして、上述したような作用効果がより確実に奏されることになる。ちなみに、アルミニウムの抵抗値は、上記したポリシリコンやWSiに比べて概ね1/100である。

【0024】

また、容量線にアルミニウムを含む本構成によれば、次のような作用効果を得ることも可能となる。従来においては、容量線は、既に述べたようにポリシリコン単体やWSi等から構成されていたため、これらの材料に起因する収縮力又は圧縮力により、該容量線上に形成する層間絶縁膜等には大きな応力が生じる結果となっていたが、本態様においては、そのような問題が生じないのである。すなわち、従来においては、前記応力の存在により、層間絶縁膜の厚さには一定の制約が伴い、これをあまりに薄くしすぎると、当該応力によって破損する場合があったのである。本態様では、そのような応力の存在を考えなくてよい結果、層間絶縁膜の厚さを、従来に比べて小さくすることが可能となり、したがって、電気光学装置全体の小型化を図ることができる。

【0025】

本発明の電気光学装置の一態様では、前記薄膜トランジスタは、長手方向に延びるチャネル領域と該チャネル領域から更に長手方向に延びるチャネル隣接領域とを含む半導体層を有しており、前記チャネル領域の脇に遮光部を有することを特徴とする。本発明の電気光学装置の一態様では、前記走査線は、前記長手方向に交わる方向に延びるとともに平面的に見て前記チャネル領域に重なる前記薄膜トランジスタのゲート電極を含む本体部と、平面的に見て前記チャネル領域の脇において前記本体部から前記長手方向に突出し、前記遮光部を成す水平的突出部とを有する。

【0026】

この態様によれば、走査線は、平面的にみて薄膜トランジスタのゲート電極を含む本体部から、チャネル領域の脇において、チャネル隣接領域に沿って突出する水平的突出部を有する。したがって、基板面に対して斜めに進行する入射光及び戻り光、並びにこれらに基づく内面反射光及び多重反射光などの斜めの光が、チャネル領域及びチャネル隣接領域に入射するのを、走査線のうちゲート電極を含む本体部だけでなく、特に水平的突出部による光吸収あるいは光反射により、少なくとも部分的に阻止できる。この際特に、チャネル隣接領域からの層間距離が非常に小さい位置、すなわち、一般にゲート絶縁膜の厚みだけ離れた層間位置に配置される水平的突出部により遮光を行うことで、非常に効果的に当該遮光を行える。

【0027】

例えば、基板上において、薄膜トランジスタの下側に下側遮光膜を設けた場合には、比較的層間距離の小さい下側遮光膜と遮光膜として機能する走査線の水平的突出部や本体部との間に、チャネル隣接領域やチャネル領域を挟持する構成が得られるため、斜めの光に対して非常に高い遮光性能が得られる。

【0028】

この結果、本態様によれば、耐光性を高めることが可能となり、強力な入射光や戻り光が入射するような過酷な条件下にあっても光リーク電流の低減された薄膜トランジスタにより画素電極を良好にスイッチング制御でき、最終的には、明るく光コントラストの画像を表示可能となる。

【0029】

本発明の電気光学装置の他の態様では、前記本体部と前記水平的突出部とは、同一膜から一体的になる。

【0030】

この態様によれば、当該電気光学装置を製造する際に、遮光用の突出部は、本体部と共に走査線を形成する工程で形成できるため、当該突出部を形成するために追加的な工程は不要である。従って、基板上における積層構造及び製造プロセスの簡略化を図れる。

【0031】

本発明の電気光学装置の他の態様では、前記本体部は、前記ゲート電極を含む箇所が幅広に形成されている。

【0032】

この態様によれば、走査線の本体部は、ゲート電極を含む箇所が幅広に形成されているので、斜めの光に対する幅広の本体部によるチャネル領域やチャネル隣接領域における遮光性能を向上できる。また、当該第1電気光学装置を製造する際に、このように本体部の特定箇所を幅広に形成するためには、走査線の平面パターンに若干の変更を加えるだけで済み、追加的な工程は不要である。

【0033】

また、水平的突出部を備える態様では更に、前記水平的突出部は、平面的に見て前記チャネル領域毎に、そのソース側及びドレイン側に夫々位置する前記チャネル隣接領域の両脇において夫々突出している。

【0034】

この態様によれば、薄膜トランジスタ毎に、そのソース側及びドレイン側並びにそれらの両脇に合計4つの突出部が設けられることになる。従って、これらの突出部により、3次元的に各種の方向から入射する斜めの光に対する遮光性能を向上できる。

【0035】

本発明の電気光学装置の他の態様では、前記薄膜トランジスタは、長手方向に延びるチャネル領域を含む半導体層を有しており、前記薄膜トランジスタの前記チャネル領域を上側から少なくとも覆う上側遮光膜を備えており、前記上側遮光膜は少なくとも部分的に、前記チャネル領域の長手方向に直交する断面上で前記チャネル領域側から見て凹状に形成されている。

【0036】

この態様によれば、チャネル領域を上側から少なくとも覆う上側遮光膜を備えており、前記上側遮光膜は少なくとも部分的に、前記チャネル領域の長手方向に直交する断面上で前記チャネル領域側から見て凹状に形成されている。すなわち、下側が凹状に形成されている。このため、上側遮光膜が平坦である場合と比較して、基板面に対して斜めに進行する入射光並びに入射光及び戻り光に基づく内面反射光及び多重反射光などの斜めの光が、最終的に斜め上側からチャネル領域に入射するのを、当該上側遮光膜によって、より効果的に阻止できる。

【0037】

例えば、基板上において、薄膜トランジスタの下側に下側遮光膜を設けた場合には、下側遮光膜と上側遮光膜との間に、チャネル領域を挟持する構成が得られるため、斜めに光に対して非常に高い遮光性能が得られる。この際、下側遮光膜は少なくとも部分的に、上述した上側遮光膜の凹凸とは上下反対に、チャネル領域の長手方向に直交する断面上でチャネル領域側からみて凹状に形成されていてもよい。

【0038】

この結果、本態様によれば、耐光性を高めることが可能となり、強力な入射光や戻り光が入射するような過酷な条件下にあっても光リーク電流の低減された薄膜トランジスタにより画素電極を良好にスイッチング制御でき、最終的には、明るく光コントラストの画像を表示可能となる。

【0039】

本発明の電気光学装置の他の態様では、前記薄膜トランジスタは、前記第1方向に延びるチャネル領域を含む半導体層を有しており、前記走査線は、前記チャネル領域にゲート絶縁膜を介して対向配置された前記薄膜トランジスタのゲート電極を含むとともに平面的にみて前記第1方向と交差する第2方向に延びる本線部を有し、平面的に見て前記チャネ

ル領域から前記第2方向に所定距離だけ外れた箇所における前記本線部から前記半導体層を包囲するように延設された包囲部を有する。

【0040】

この態様によれば、走査線は、平面的に見てチャネル領域から第2方向に所定距離だけ外れた箇所における本線部から半導体層を包囲するように延設された包囲部を有する。したがって、基板面に対して進行する入射光及び戻り光、並びにこれらに基づく内面反射光及び多重反射光などの斜めの光が、チャネル領域及びチャネル隣接領域に入射するのを、走査線のうちゲート電極を含む本体部だけでなく、特に包囲部による光吸収あるいは光反射により、少なくとも部分的に阻止できる。この際特に、チャネル領域やチャネル隣接領域からの層間距離が非常に小さい位置、すなわち、一般にゲート絶縁膜の厚みだけ離れた層間位置に配置される包囲部により遮光を行うことで、且つ包囲部によりいずれの方向に傾斜した光に対しても遮光を行うことで、非常に効果的に当該遮光を行える。

【0041】

この結果、本態様によれば、耐光性を高めることが可能となり、強力な入射光や戻り光が入射するような過酷な条件化にあっても光リーク電流の低減された薄膜トランジスタにより画素電極を良好にスイッチング制御でき、最終的には本発明により、明るく光コントラストの画像を表示可能となる。

【0042】

なお、このような技術的效果に鑑み、本発明において「平面的にみて半導体層を包囲する」とは、平面的に見て半導体層の周囲に途切れなく延びるように包囲部を形成する意味の他、平面的にみて半導体層の周囲においてチャネル領域の下側周囲に若干の途切れをもって包囲部を形成するとか、若しくは断続的に包囲部を形成するという場合を含むほか、島状に点在する包囲部を形成する場合等をも含む広い概念である。

【0043】

この態様では特に、前記半導体層のソース領域の一部及びドレイン領域の一部は夫々、コンタクトホール開孔領域とされており、前記包囲部は、前記コンタクトホール開孔領域を含めて前記半導体層を包囲する。

【0044】

このような構成によれば、半導体層のソース領域やドレイン領域を、例えばデータ線、画素電極又は蓄積容量若しくはそれらに至る中継配線や中継層に、コンタクトホールを介して接続できる。そしてこの際特に、包囲部により、コンタクトホール開孔領域の周囲における遮光性能を向上させ得る。よって、コンタクトホールが設けられていても、信頼性の高い遮光を行なえる。

【0045】

このような構成では更に、前記ソース領域及び前記ドレイン領域のうち少なくとも一方は、前記コンタクトホール開孔領域を含めて、前記チャネル領域の幅と同一幅に形成されている。

【0046】

このような構成によれば、コンタクトホール開孔領域を含めてチャネル領域と同一幅のソース領域やドレイン領域を、これらに平面的に見て比較的近接した位置において平面形状が矩形の包囲部によりグルリと覆うことができる。

【0047】

また、この包囲部を有する態様では特に、前記走査線は、前記チャネル領域から前記第2方向に所定距離だけ外れた箇所における前記本線部から、前記基板の垂直方向に突出した垂直的突出部を更に有するようにするとよい。

【0048】

この態様によれば、本線部は、基板の垂直方向に突出した垂直的突出部を含むので、チャネル領域を、垂直的突出部を含む本線部により立体的に覆うことが可能となり、遮光性能を一層高められる。特に走査線がチャネル領域の上側に位置する所謂トップゲート型の場合には、垂直的突出部を含む本線部によりチャネル領域を上側から立体的に覆う構成が

得られる。尚、包囲部に係る所定距離と、垂直的突出部に所定距離とは、同じでもよいし、異なってもよい。

【0049】

前記の包囲部を備える態様では更に、前記走査線は、前記包囲部から、前記基板の垂直方向に突出した垂直的突出部を更に有するようにするとよい。

【0050】

この態様によれば、本線部の垂直的突出部及び包囲部の垂直的突出部により、チャンネル領域を立体的に覆うことが可能となり、遮光性能を一層高められる。特に走査線がチャンネル領域の上側に位置する所謂トップゲート型の場合には、垂直的突出部を夫々含む本線部及び包囲部によりチャンネル領域を上側から立体的に覆う構成が得られる。尚、これらの垂直的突出部は、連続的に突出していてもよいし、別々に突出していてもよい。

【0051】

本発明の電気光学装置の他の態様では、前記薄膜トランジスタは、前記第1方向に延びるチャンネル領域を含む半導体層を有しており、前記走査線は、前記チャンネル領域にゲート絶縁膜を介して対向配置された前記薄膜トランジスタのゲート電極を含むとともに平面的にみて前記第1方向と交差する第2方向に延びる本線部を有し、平面的に見て前記チャンネル領域から前記第2方向に所定距離だけ外れた箇所における前記本線部から下方に突出した垂直的突出部を有する。

【0052】

この態様によれば、走査線は、平面的に見て前記チャンネル領域から前記第2方向に所定距離だけ外れた箇所における前記本線部から下方に突出した垂直的突出部を有する。したがって、基板面に対して進行する入射光及び戻り光、並びにこれらに基づく内面反射光及び多重反射光などの斜めの光が、チャンネル領域及びチャンネル隣接領域に入射するのを、走査線のうちゲート電極を含む本体部だけでなく、特に突出部により、当該チャンネル領域やチャンネル隣接領域に近接した位置において本線部及び突出部により、当該チャンネル領域及びチャンネル隣接領域を立体的に遮光するので、非常に効果的に当該遮光を行える。

【0053】

この結果、本態様によれば、耐光性を高めることが可能となり、強力な入射光や戻り光が入射するような過酷な条件下にあっても光リーク電流の低減された薄膜トランジスタにより画素電極を良好にスイッチング制御でき、最終的には本発明により、明るく光コントラストの画像を表示可能となる。

【0054】

上述の垂直的突出部を含む態様では特に、前記基板上に、少なくとも前記チャンネル領域を下側から覆う下側遮光膜を更に備えており、前記垂直的突出部は、その先端側において前記下側遮光膜に接触しているようにするとよい。

【0055】

このような構成によれば、比較的層間距離の小さい下側遮光膜と遮光膜として機能する走査線の包囲部や本体部との間に、チャンネル隣接領域やチャンネル領域を挟持する構成が得られる。しかも、チャンネル隣接領域やチャンネル領域が存在する、下側遮光膜と走査線の包囲部及び本体部との間の空間は、突出部により少なくとも部分的に閉じられた空間とされている。このため、いずれかの方向に傾斜する斜めの光に対して非常に高い遮光性能が得られる。

【0056】

また、本態様によれば、例えば、薄膜トランジスタのゲート電極と走査線とを同一層に形成するのではなく、ゲート電極と走査線とを別々の層として形成するとともに、このうちの走査線として、本態様の下側遮光膜を利用することが可能である。すなわち、この場合、下側遮光膜は、走査線としての機能も兼ね備えるということになる。さらには、ゲート電極と走査線とが同一層に形成されつつも、下側遮光膜に走査線としての機能をもたせるような形態としてもよい。この場合、ある一つの薄膜トランジスタにつき二本の走査線が並列して設けられていることになり、該走査線について、冗長構造がとられることにな

る。これにより、一方の走査線に断線等の何らかの障害があったとしても、他方の走査線を使用することが可能であるから、より信頼性が高くなるという利点が得られる。

【0057】

なお、以上のように下側遮光膜が走査線の機能をも兼ね備える場合においては、マトリクス状に配列された薄膜トランジスタの各行に対応するように、該下側遮光膜はストライプ状に形成されている必要がある。

【0058】

あるいは、前記基板上に、少なくとも前記チャネル領域を下側から覆う下側遮光膜を更に備えており、前記垂直的突出部は、前記下側遮光膜に接触していないようにするとよい。

【0059】

このような構成によれば、比較的層間距離の小さい下側遮光膜と遮光膜として機能する走査線の包囲部や本体部との間に、チャネル隣接領域やチャネル領域を挟持する構成が得られる。しかも、チャネル隣接領域やチャネル領域が存在する、下側遮光膜と走査線の包囲部及び本体部との間の空間は、突出部により部分的に閉じられた空間とされている。このため、いずれかの方向に傾斜する斜めの光に対して非常に高い遮光性能が得られる。

【0060】

尚、このように下側遮光膜と走査線とを接触させない構成を採用する場合には、下側遮光膜の導電性によらずに、下側遮光膜の電位変動による悪影響、例えば、薄膜トランジスタに対する悪影響を未然防止できる。

【0061】

本発明の電気光学装置の他の態様では、前記薄膜トランジスタは、前記第1方向に延びるチャネル領域を含む半導体層を有しており、前記走査線は、前記チャネル領域にゲート絶縁膜を介して対向配置された前記薄膜トランジスタのゲート電極を含むと共に平面的に見て前記第1方向と交差する第2方向に延びる本線部を有し、該本線部は、前記基板上に掘られた溝内に配置されると共に前記チャネル領域を側方から少なくとも部分的に覆う溝内部分を含んでなる。

【0062】

この態様によれば、走査線は、平面的に見て第2方向に延びる本線部を有する。ここで特に、この本線部のうち溝内に配置された溝内部分が、チャネル領域を側方から少なくとも部分的に覆う。従って、基板面に対して斜めに進行する入射光及び特に裏面に対して斜めに進行する戻り光、並びにこれらに基づく内面反射光及び多重反射光などの斜めの光が、チャネル領域及びチャネル隣接領域に入射するのを、この溝内部分による光吸収或いは光反射により、少なくとも部分的に阻止できる。このように耐光性を高めることにより、強力な入射光や戻り光が入射するような過酷な条件下にあっても光リーク電流の低減された薄膜トランジスタにより画素電極を良好にスイッチング制御でき、明るく高コントラストの画像を表示可能となる。

【0063】

加えて、この走査線の本線部が、溝内部分を含んでなるので、第2方向に垂直な断面における溝内部分の断面積及び溝外に位置する溝外部分の断面積を増加させることにより、走査線の配線抵抗を低めることも可能となる。このように走査線の配線抵抗を低めれば、走査信号の信号遅延によるクロストーク、フリッカ等の発生を低減でき、最終的には、電気光学装置の高精細化或いは画素ピッチの微細化を図りつつ高品位の画像を表示可能となる。以上の結果、本発明により、明るく高品位の画像表示が可能となる。

【0064】

なお、本発明では、このように走査線の本線部が少なくとも部分的に配置される溝は、基板に直接掘ってもよいし、基板上に積層された下地絶縁膜に掘ってもよい。

【0065】

本発明の電気光学装置の他の態様では、前記薄膜トランジスタは、前記第1方向に延びるチャネル領域を含む半導体層を有しており、前記走査線は、前記チャネル領域にゲート

絶縁膜を介して対向配置された前記薄膜トランジスタのゲート電極を含むと共に平面的に見て前記第1方向と交差する第2方向に延びる本線部を有し、該本線部は、前記第2方向に延びると共に前記基板上に掘られた溝内に配置された溝内部分及び前記第2方向に延びると共に前記溝外に配置された溝外部分を含んでなる。

【0066】

この態様によれば、走査線は、平面的に見て第2方向に延びる本線部を有する。ここで特に、この本線部が、第2方向に夫々延びる溝内部分及び溝外部分を含んでなるので、第2方向に垂直な断面における溝内部分及び溝外部分の合計断面積に応じて走査線の配線抵抗を低められる。例えば、液晶の配向不良等の電気光学物質の動作不良との関係から、液晶等の電気光学物質の層厚を規定する基板表面において許容される段差に一定限界があることに鑑みれば、平坦面上に成膜される伝統的な走査線や、溝内に完全に埋め込まれる走査線と比較して、基板上の積層構造における合計膜厚に対して走査線の断面積を増加させることが可能な本発明の如き構造は、実用上大変有利である。

【0067】

このように走査線の配線抵抗を低めることにより、走査信号の信号遅延によるクロストーク、フリッカ等の発生を低減でき、最終的には、電気光学装置の高精細化或いは画素ピッチの微細化を図りつつ高品位の画像を表示可能となる。

【0068】

なお、本発明では、このように走査線の本線部が部分的に配置される溝は、基板に直接掘ってもよいし、基板上に積層された下地絶縁膜に掘ってもよい。

【0069】

以上述べたように、走査線に特別な要素、例えば、水平的突出部、包囲部等を備えることで、半導体層に対する遮光を行える態様では特に、前記走査線は、金属又は合金を含む遮光膜からなるようにするとよい。

【0070】

この態様によれば、走査線は、金属又は合金を含む遮光膜からなり、より具体的には、例えばTi（チタン）、Cr（クロム）、W（タングステン）、Ta（タンタル）、Mo（モリブデン）、Pb（鉛）等の高融点金属のうち少なくとも一つを含む、金属単体、合金、金属シリサイド、ポリシリサイド、これらを積層したもの等からなる。従って、このような遮光膜からなる走査線の本体部及び突出部により、斜めの光に対するチャネル領域やチャネル隣接領域における遮光性能をより向上できる。

【0071】

但し、走査線を、このような遮光膜ではなく、ポリシリコン膜等から形成しても、その光吸収特性に応じた遮光性能が得られる。

【0072】

この態様では、前記走査線は、金属膜とシリコン膜との多層構造を有する。このような構成によれば、より遮光性能を向上することができる。

【0073】

本発明の電気光学装置の他の態様では、前記走査線、前記データ線、前記蓄積容量を構成する一対の電極及び前記シールド層の少なくとも一部は、遮光性材料からなり、前記少なくとも一部は、前記積層構造中であって、内蔵遮光膜を構成している。

【0074】

この態様によれば、基板上の積層構造を構成する各種要素が遮光性材料からなり、光透過領域を規定する遮光膜を形成している。これにより、基板上には、いわゆる「内蔵遮光膜」が備えられていることになり、薄膜トランジスタの半導体層に対する光入射によって、光リーク電流を発生させ、画像上にフリッカ等を生じさせるという事態を未然に回避することが可能となる。すなわち、薄膜トランジスタないしその半導体層に対する耐光性を向上させることができる。ちなみに、薄膜トランジスタを、基板上の最下層、あるいはそれに近い層に形成するならば、前記の走査線、データ線、蓄積容量及びシールド層は、いずれも該薄膜トランジスタの上側に形成されることになるから、これらからなる遮光膜は

、「上側遮光膜」と呼ぶことが可能である。

【0075】

なお、本態様にいう「遮光性材料」とは、例えばTi（チタン）、Cr（クロム）、W（タングステン）、Ta（タンタル）、Mo（モリブデン）等の高融点金属のうち少なくとも一つを含む、金属単体、合金、金属シリサイド、ポリシリサイド、これらを積層したもの等からなる。また、この「遮光性材料」には、アルミニウム（Al）も含まれてよい。

【0076】

また、本態様においては特に、前記の各種要素のすべてが、「内蔵遮光膜」を構成してよいことは勿論であるが、好ましくは、互いに交差する方向に延在する二つの要素の少なくとも一組が、該「内蔵遮光膜」を構成するようにするとよい。例えば、前記走査線が延在する第2方向に沿うように容量線が形成されており、該容量線の一部が、前記蓄積容量を構成する一対の電極の一方であるというような場合においては、当該容量線及び前記データ線が遮光性材料からなり、これらが「内蔵遮光膜」を構成しているというような構成とすると好ましい。このような構成によれば、「内蔵遮光膜」の形状は格子状となり、前記の画素電極の配列態様として通常採られるマトリクス状配列に好適に対応させることが可能となるからである。

【0077】

なお、本発明においては、上述のように各種態様を採ることが可能であるが、上述の本発明の各種態様においては、特許請求の範囲に記載された各請求項の引用形式に関わらず、一の態様と別の態様とを自由に組合せることが基本的に可能である。ただし、事柄の性質上、相容れない場合もありえる。例えば、走査線に対して水平的突出部を備える態様に対して、容量線を低抵抗膜を含む多層膜からなる態様を組合わせたりする等である。むしろ三つ以上の態様を併せもつ電気光学装置を構成することも可能である。

本発明の他の電気光学装置は、上記課題を解決するために、基板上に、第1方向に延在するデータ線及び該データ線に交差する第2方向に延在する走査線、並びに、前記データ線及び前記走査線の交差領域に対応するように配置された画素電極及び薄膜トランジスタが積層構造の一部をなして備えられた電気光学装置であって、前記基板上には更に、前記薄膜トランジスタ及び前記画素電極に電気的に接続された蓄積容量と、前記データ線及び前記画素電極間に配置された遮光膜とが、前記積層構造の一部をなして備えられてなり、前記蓄積容量を構成する一対の電極の一方は、低抵抗膜を含む多層膜からなる。

【0078】

本発明の他の電気光学装置によれば、上述の本発明の電気光学装置と略同様な構成を備えていることにより、該電気光学装置において奏された作用効果と略同様な作用効果を享受することが可能となる。そして本発明では特に、前述の電気光学装置におけるシールド層に代えて、遮光膜が設けられた形となっていることから、薄膜トランジスタの上側から入射する光を有効に遮蔽することが可能となり、これにより、該薄膜トランジスタの半導体層において光リーク電流を発生させることがない。

【0079】

本発明の電子機器は、上記課題を解決するために、上述の本発明の電気光学装置を具備してなる。ただし、その各種態様を含む。

【0080】

本発明の電子機器によれば、前述の本発明の電気光学装置を具備してなるので、薄膜トランジスタの半導体層に対する光入射は抑制され、光リーク電流に起因する画像上のフリッカ等が殆ど生じることのない高品質な画像を表示可能な、投射型表示装置、液晶テレビ、携帯電話、電子手帳、ワードプロセッサ、ビューファインダ型又はモニタ直視型のビデオテープレコーダ、ワークステーション、テレビ電話、POS端末、タッチパネルなどの各種電子機器を実現できる。

本発明のこのような作用及び他の利得は次に説明する実施の形態から明らかにされる。

【発明を実施するための最良の形態】

【0081】

以下では、本発明の実施の形態について図を参照しつつ説明する。以下の実施形態は、本発明の電気光学装置を液晶装置に適用したものである。

【0082】

(第1実施形態)

第一に、本発明の第1実施形態に係る電気光学装置の画素部における構成について、図1から図4を参照して説明する。ここに図1は、電気光学装置の画像表示領域を構成するマトリクス状に形成された複数の画素における各種素子、配線等の等価回路である。図2は、データ線、走査線、画素電極等が形成されたTFTアレイ基板の相隣接する複数の画素群の平面図である。なお、図3は、図2のうち要部、具体的には、データ線、シールド層及び画素電極間の配置関係を示すために、主にこれらのみを抜き出した平面図である。図4は、図2のA-A'断面図である。なお、図4においては、各層・各部材を図面上で認識可能な程度の大きさとするため、該各層・各部材ごとに縮尺を異ならしめてある。

【0083】

図1において、本実施形態における電気光学装置の画像表示領域を構成するマトリクス状に形成された複数の画素には、それぞれ、画素電極9aと当該画素電極9aをスイッチング制御するためのTFT30とが形成されており、画像信号が供給されるデータ線6aが当該TFT30のソースに電氣的に接続されている。データ線6aに書き込む画像信号S1、S2、…、Snは、この順に線順次に供給しても構わないし、相隣接する複数のデータ線6a同士に対して、グループ毎に供給するようにしてもよい。

【0084】

また、TFT30のゲートに走査線3aが電氣的に接続されており、所定のタイミングで、走査線3aにパルスの走査信号G1、G2、…、Gmを、この順に線順次で印加するように構成されている。画素電極9aは、TFT30のドレインに電氣的に接続されており、スイッチング素子であるTFT30を一定期間だけそのスイッチを閉じることにより、データ線6aから供給される画像信号S1、S2、…、Snを所定のタイミングで書き込む。

【0085】

画素電極9aを介して電気光学物質の一例としての液晶に書き込まれた所定レベルの画像信号S1、S2、…、Snは、対向基板に形成された対向電極との間で一定期間保持される。液晶は、印加される電圧レベルにより分子集合の配向や秩序が変化することにより、光を変調し、階調表示を可能とする。ノーマリーホワイトモードであれば、各画素の単位で印加された電圧に応じて入射光に対する透過率が減少し、ノーマリーブラックモードであれば、各画素の単位で印加された電圧に応じて入射光に対する透過率が増加され、全体として電気光学装置からは画像信号に応じたコントラストをもつ光が出射する。

【0086】

ここで保持された画像信号がリークするのを防ぐために、画素電極9aと対向電極との間に形成される液晶容量と並列に蓄積容量70を付加する。この蓄積容量70は、走査線3aに並んで設けられ、固定電位側容量電極を含むとともに定電位に固定された容量電極300を含んでいる。

【0087】

以下では、上記データ線6a、走査線3a、TFT30等による、上述のような回路動作が実現される電気光学装置の、実際の構成について、図2から図4を参照して説明する。

【0088】

まず、図2において、画素電極9aは、TFTアレイ基板10上に、マトリクス状に複数設けられており（点線部9a'により輪郭が示されている）、画素電極9aの縦横の境界に各々沿ってデータ線6a及び走査線3aが設けられている。データ線6aは、後述するようにアルミニウム膜等を含む積層構造からなり、走査線3aは、例えば導電性のポリシリコン膜等からなる。また、走査線3aは、半導体層1aのうち図中右上がりの斜線領

域で示したチャネル領域 1 a' に対向するように配置されており、該走査線 3 a はゲート電極として機能する。すなわち、走査線 3 a とデータ線 6 a との交差する箇所にはそれぞれ、チャネル領域 1 a' に走査線 3 a の本線部がゲート電極として対向配置された画素スイッチング用の TFT 30 が設けられている。

【0089】

次に、電気光学装置は、図 2 の A-A' 線断面図たる図 4 に示すように、例えば、石英基板、ガラス基板、シリコン基板からなる TFT アレイ基板 10 と、これに対向配置される、例えばガラス基板や石英基板からなる対向基板 20 とを備えている。

【0090】

TFT アレイ基板 10 の側には、図 4 に示すように、前記の画素電極 9 a が設けられており、その上側には、ラビング処理等の所定の配向処理が施された配向膜 16 が設けられている。画素電極 9 a は、例えば ITO 膜等の透明導電性膜からなる。他方、対向基板 20 の側には、その全面に渡って対向電極 21 が設けられており、その下側には、ラビング処理等の所定の配向処理が施された配向膜 22 が設けられている。このうち対向電極 21 は、上述の画素電極 9 a と同様に、例えば ITO 膜等の透明導電性膜からなり、前記の配向膜 16 及び 22 は、例えば、ポリイミド膜等の透明な有機膜からなる。このように対向配置された TFT アレイ基板 10 及び対向基板 20 間には、後述のシール材（図 20 及び図 21 参照）により囲まれた空間に液晶等の電気光学物質が封入され、液晶層 50 が形成される。液晶層 50 は、画素電極 9 a からの電界が印加されていない状態で配向膜 16 及び 22 により所定の配向状態をとる。液晶層 50 は、例えば一種又は数種類のネマティック液晶を混合した電気光学物質からなる。シール材は、TFT 基板 10 及び対向基板 20 をそれらの周辺で貼り合わせるための、例えば光硬化性樹脂や熱硬化性樹脂からなる接着剤であり、両基板間の距離を所定値とするためのガラスファイバー或いはガラスビーズ等のスペーサが混入されている。

【0091】

一方、TFT アレイ基板 10 上には、前記の画素電極 9 a 及び配向膜 16 の他、これらを含む各種の構成が積層構造をなして備えられている。この積層構造は、図 4 に示すように、TFT アレイ基板 10 から順に、下側遮光膜 11 a を含む第 1 層、TFT 30 及び走査線 3 a 等を含む第 2 層、蓄積容量 70 及びデータ線 6 a 等を含む第 3 層、シールド層 400 等を含む第 4 層、前記の画素電極 9 a 及び配向膜 16 等を含む第 5 層（最上層）からなる。また、第 1 層及び第 2 層間には下地絶縁膜 12 が、第 2 層及び第 3 層間には第 1 層間絶縁膜 41 が、第 3 層及び第 4 層間には第 2 層間絶縁膜 42 が、第 4 層及び第 5 層間には第 3 層間絶縁膜 43 が、それぞれ設けられており、前述の各要素間が短絡することを防止している。また、これら各種の絶縁膜 12、41、42 及び 43 には、例えば、TFT 30 の半導体層 1 a 中の高濃度ソース領域 1 d とデータ線 6 a とを電氣的に接続するコンタクトホール等もまた設けられている。以下では、これらの各要素について、下から順に説明を行う。

【0092】

まず、第 1 層には、下側遮光膜 11 a が設けられている。この下側遮光膜 11 a は、平面的にみて格子状にパターンニングされており、これにより各画素の開口領域を規定する（図 2 参照）。下側遮光膜 11 a の走査線 3 a とデータ線 6 a が交差する領域では、画素電極 9 a の角を角取りするように突出した領域が形成されている。

【0093】

そして、本実施形態においては特に、この下側遮光膜 11 a は、その下層にメタル層 M1、その上層にメタル層 M1 の酸化を防ぐバリア層 B1 を備えた二層構造からなる。これにより、積層構造中、この下側遮光膜 11 a よりも上の構成要素を形成する際に高温処理工程（例えば、後述の TFT 30 を形成する際のアニール処理等）が行われるとしても、その上層にはバリア層 B1 が備えられているので、メタル層 M1 の酸化を未然に防止することが可能となる。なお、この下側遮光膜 11 a については、その電位変動が TFT 30 に対して悪影響を及ぼすことを避けるために、画像表示領域からその周囲に延設して定電

位源に接続するとよい。

【0094】

次に、第2層として、TF T 3 0 及び走査線 3 a が設けられている。TF T 3 0 は、図 4 に示すように、LDD (Lightly Doped Drain) 構造を有しており、その構成要素としては、上述したようにゲート電極として機能する走査線 3 a、例えばポリシリコン膜からなり走査線 3 a からの電界によりチャンネルが形成される半導体層 1 a のチャンネル領域 1 a'、走査線 3 a と半導体層 1 a とを絶縁するゲート絶縁膜を含む絶縁膜 2、半導体層 1 a における低濃度ソース領域 1 b 及び低濃度ドレイン領域 1 c 並びに高濃度ソース領域 1 d 及び高濃度ドレイン領域 1 e を備えている。

【0095】

なお、TF T 3 0 は、好ましくは図 4 に示したように LDD 構造をもつが、低濃度ソース領域 1 b 及び低濃度ドレイン領域 1 c に不純物の打ち込みを行わないオフセット構造をもってよいし、走査線 3 a の一部からなるゲート電極をマスクとして高濃度で不純物を打ち込み、自己整合的に高濃度ソース領域及び高濃度ドレイン領域を形成するセルフアライン型の TF T であってもよい。また、本実施形態では、画素スイッチング用 TF T 3 0 のゲート電極を、高濃度ソース領域 1 d 及び高濃度ドレイン領域 1 e 間に 1 個のみ配置したシングルゲート構造としたが、これらの間に 2 個以上のゲート電極を配置してもよい。このようにデュアルゲート、あるいはトリプルゲート以上で TF T を構成すれば、チャンネルとソース及びドレイン領域との接合部のリーク電流を防止でき、オフ時の電流を低減することができる。さらに、TF T 3 0 を構成する半導体層 1 a は非単結晶層でも単結晶層でも構わない。単結晶層の形成には、貼り合わせ法等の公知の方法を用いることができる。半導体層 1 a を単結晶層とすることで、特に周辺回路の高性能化を図ることができる。

【0096】

以上説明した下側遮光膜 1 1 a の上、かつ、TF T 3 0 の下には、例えばシリコン酸化膜等からなる下地絶縁膜 1 2 が設けられている。下地絶縁膜 1 2 は、下側遮光膜 1 1 a から TF T 3 0 を層間絶縁する機能のほか、TF T アレイ基板 1 0 の全面に形成されることにより、TF T アレイ基板 1 0 の表面研磨時における荒れや、洗浄後に残る汚れ等で画素スイッチング用の TF T 3 0 の特性変化を防止する機能を有する。

【0097】

そして、本実施形態においては特に、この下地絶縁膜 1 2 には、平面的にみて半導体層 1 a の両脇にチャンネル長と同じ幅、もしくは、チャンネル長より長い溝 (コンタクトホール状に形成された溝) 1 2 c v が掘られており、この溝 1 2 c v に対応して、その上方に積層される走査線 3 a は下側に凹状に形成された部分を含んでいる (図 2 では、複雑化を避けるため不図示とした。図 5 参照。)。また、この溝 1 2 c v 全体を埋めるようにして、走査線 3 a が形成されていることにより、該走査線 3 a には、これと一体的に形成された水平的突出部 3 b が延設されるようになっている。これにより、TF T 3 0 の半導体層 1 a は、図 2 によく示されているように、平面的に見て側方から覆われるようになっており、少なくともこの部分からの光の入射が抑制されるようになっている。なお、水平的突出部 3 b は、半導体層 1 a の片側だけでもよい。なお、この溝 1 2 c v 並びにこの上に積層される走査線 3 a 及び水平的突出部 3 b については、後に図 5 以降を参照しながら、改めて詳しく触れることとする。

【0098】

さて、前述の第2層に続けて第3層には、蓄積容量 7 0 及びデータ線 6 a が設けられている。蓄積容量 7 0 は、TF T 3 0 の高濃度ドレイン領域 1 e 及び画素電極 9 a に電氣的に接続された画素電位側容量電極としての第1中継層 7 1 と、固定電位側容量電極としての容量電極 3 0 0 とが、誘電体膜 7 5 を介して対向配置されることにより形成されている。この蓄積容量 7 0 によれば、画素電極 9 a における電位保持特性を顕著に高めることが可能となる。また、本実施形態に係る蓄積容量 7 0 は、図 2 の平面図を見るとわかるように、画素電極 9 a の形成領域にはほぼ対応する光透過領域には至らないように形成され、換言すれば、遮光領域内に収まるように形成されている。すなわち、蓄積容量 7 0 は、隣接

するデータ線 6 a 間の走査線 3 a に重なる領域と、走査線 3 a とデータ線 6 a が交差する角部で下側遮光膜 11 が画素電極 9 a の角を角取りする領域に形成されている。これにより、電気光学装置全体の画素開口率は比較的大きく維持され、これにより、より明るい画像を表示することが可能となる。

【0099】

より詳細には、第 1 中継層 71 は、例えば導電性のポリシリコン膜からなり画素電位側容量電極として機能する。ただし、第 1 中継層 71 は、金属又は合金を含む単一層膜又は多層膜から構成してもよい。多層膜の場合は、下層を光吸収性の導電性のポリシリコン膜、上層を光反射性の金属又は合金にするとよい。また、この第 1 中継層 71 は、画素電位側容量電極としての機能のほか、コンタクトホール 83、85 及び 89 を介して、画素電極 9 a と TFT 30 の高濃度ドレイン領域 1 e とを中継接続する機能をもつ。この第 1 中継層 71 は、図 2 に示すように、後述する容量電極 300 の平面形状と略同一の形状を有するように形成されている。

【0100】

容量電極 300 は、蓄積容量 70 の固定電位側容量電極として機能する。第 1 実施形態において、容量電極 300 を固定電位とするためには、固定電位とされたシールド層 400 とコンタクトホール 87 を介して電氣的接続が図られることによりなされている。

【0101】

ただし、後述するように、容量電極 300 とデータ線 6 a とを別々の層として形成する形態では、好ましくは例えば、該容量電極 300 を、画素電極 9 a が配置された画像表示領域 10 a からその周囲に延設し定電位源と電氣的に接続する等という手段をとることにより、該容量電極 300 を固定電位に維持するようにしてもよい。ちなみに、ここに述べた「定電位源」としては、データ線駆動回路 101 に供給される正電源や負電源の定電位源でもよいし、対向基板 20 の対向電極 21 に供給される定電位源でも構わない。

【0102】

そして、本実施形態では特に、この容量電極 300 と同一膜として、データ線 6 a が形成されている。ここに「同一膜」とは、同一層として、あるいは製造工程段階において同時に形成されていることを意味している。ただし、容量電極 300 及びデータ線 6 a 間は平面形状的に連続して形成されているのではなく、両者間はパターニング上分断されている。

【0103】

具体的には、図 2 に示すように、容量電極 300 は、走査線 3 a の形成領域に重なるように、すなわち図中 X 方向に沿って分断されつつ形成されており、データ線 6 a は、半導体層 1 a の長手方向に重なるように、すなわち図中 Y 方向に延在するように形成されている。より詳しくは、容量電極 300 は、走査線 3 a に沿って延びる本線部と、図 2 中、半導体層 1 a に隣接する領域において該半導体層 1 a に沿って図中上方に突出した突出部（図中略台形状のように見える部分）と、後述するコンタクトホール 85 に対応する個所が僅かに括れた括れ部とを備えている。このうち突出部は、蓄積容量 70 の形成領域の増大に貢献する。

【0104】

他方、データ線 6 a は、図 2 中 Y 方向に沿って直線的に延びる本線部を有している。なお、半導体層 1 a の図 2 中上端にある高濃度ドレイン領域 1 e は、蓄積容量 70 の突出部の領域に重なるように、右方に 90 度直角に折り曲がるような形状を有しているが、これはデータ線 6 a を避けて、該半導体層 1 a と蓄積容量 70 との電氣的接続を図るためである（図 4 参照）。

【0105】

本実施形態では、以上のような形状が呈されるようにパターニング等が実施されて、容量電極 300 及びデータ線 6 a が同時に形成されることになる。

【0106】

また、これら容量電極 300 及びデータ線 6 a は、図 4 に示すように、下層に導電性の

ポリシリコンからなる層、上層にアルミニウムからなる層の二層構造を有する膜として形成されている。このうちデータ線 6 a については、後述する誘電体膜 7 5 の開口部を貫通するコンタクトホール 8 1 を介して、TFT 3 0 の半導体層 1 a と電氣的に接続されることとなるが、該データ線 6 a が上述のような二層構造をとり、また前述の第 1 中継層 7 1 が導電性のポリシリコン膜からなることにより、該データ線 6 a 及び半導体層 1 a 間の電氣的接続は、直接には、導電性のポリシリコン膜によって実現されることになる。すなわち、下から順に、第 1 中継層のポリシリコン膜、データ線 6 a の下層のポリシリコン膜及びその上層のアルミニウム膜ということになる。したがって、両者間の電氣的接続を良好に保つことが可能となる。本実施形態では、データ線 6 a と容量線 3 0 0 は、導電性ポリシリコン層とアルミニウム層の二層構造としたが、下層から順に導電性ポリシリコン層、アルミニウム層、窒化チタン層の三層構造にしてもよい。

この構成によれば、窒化チタン層はコンタクトホール 8 7 の開口時のエッチングの突き抜けを防止するバリアメタルとして機能する。

【0107】

また、容量電極 3 0 0 及びデータ線 6 a は、光反射性能に比較的優れたアルミニウムを含み、且つ、光吸収性能に比較的優れたポリシリコンを含むことから、遮光層として機能し得る。すなわち、これらによれば、TFT 3 0 の半導体層 1 a に対する入射光（図 4 参照）の進行を、その上側で遮ることが可能である。

【0108】

誘電体膜 7 5 は、図 4 に示すように、例えば膜厚 5 ～ 200 nm 程度の比較的薄い HTO (High Temperature Oxide) 膜、LTO (Low Temperature Oxide) 膜等の酸化シリコン膜、あるいは窒化シリコン膜等から構成される。蓄積容量 7 0 を増大させる観点からは、膜の信頼性が十分に得られる限りにおいて、誘電体膜 7 5 は薄いほどよい。そして、本実施形態においては特に、この誘電体膜 7 5 は、図 4 に示すように、下層に酸化シリコン膜 7 5 a、上層に窒化シリコン膜 7 5 b というように二層構造を有するものとなっている。上層の窒化シリコン膜 7 5 b は遮光領域（非開口領域）内で収まるようにパターンニングされている。これにより、比較的誘電率の大きい窒化シリコン膜 7 5 b が存在することにより、蓄積容量 7 0 の容量値を増大させることが可能となる他、それにもかかわらず、酸化シリコン膜 7 5 a が存在することにより、蓄積容量 7 0 の耐圧性を低下せしめることがない。このように、誘電体膜 7 5 を二層構造とすることにより、相反する二つの作用効果を享受することが可能となる。また、着色性のある窒化シリコン 7 5 b は光が透過する領域に形成されないようにパターンニングされているので、透過率が低下することを防止できる。また、窒化シリコン膜 7 5 b が存在することにより、TFT 3 0 に対する水の浸入を未然に防止することが可能となっている。これにより、本実施形態では、TFT 3 0 におけるスレッシュホールド電圧の上昇という事態を招来することがなく、比較的長期の装置運用が可能となる。なお、本実施形態では、誘電体膜 7 5 は、二層構造を有するものとなっているが、場合によっては、例えば酸化シリコン膜、窒化シリコン膜及び酸化シリコン膜等というような三層構造や、あるいはそれ以上の積層構造を有するように構成してもよい。

【0109】

以上説明した TFT 3 0 ないし走査線 3 a の上、かつ、蓄積容量 7 0 ないしデータ線 6 a の下には、例えば、NSG（ノンシリケートガラス）、PSG（リンシリケートガラス）、BSG（ボロンシリケートガラス）、BPSG（ボロンリンシリケートガラス）等のシリケートガラス膜、窒化シリコン膜や酸化シリコン膜等、あるいは好ましくは NSG からなる第 1 層間絶縁膜 4 1 が形成されている。そして、この第 1 層間絶縁膜 4 1 には、TFT 3 0 の高濃度ソース領域 1 d とデータ線 6 a とを電氣的に接続するコンタクトホール 8 1 が開孔されている。また、第 1 層間絶縁膜 4 1 には、TFT 3 0 の高濃度ドレイン領域 1 e と蓄積容量 7 0 を構成する第 1 中継層 7 1 とを電氣的に接続するコンタクトホール 8 3 が開孔されている。

【0110】

なお、これら二つのコンタクトホールのうち、コンタクトホール 81 の形成部分では、前述の誘電体膜 75 が形成されないように、換言すれば、該誘電体膜 75 に開口部が形成されるようになっている。これは、該コンタクトホール 81 においては、第 1 中継層 71 を介して、高濃度ソース領域 1b 及びデータ線 6a 間の電氣的導通を図る必要があるためである。ちなみに、このような開口部が誘電体膜 75 に設けられていれば、TF T 30 の半導体層 1a に対する水素化処理を行うような場合において、該処理に用いる水素を、該開口部を通じて半導体層 1a にまで容易に到達させることが可能となるという作用効果を得ることも可能となる。

【0111】

また、本実施形態では、第 1 層間絶縁膜 41 に対しては、約 1000℃ の焼成を行うことにより、半導体層 1a や走査線 3a を構成するポリシリコン膜に注入したイオンの活性化を図ってもよい。

【0112】

さて、前述の第 3 層に続けて第 4 層には、遮光性のシールド層 400 が形成されている。このシールド層 400 は、平面的にみると、図 2 及び図 3 に示すように、図 2 中 X 方向及び Y 方向それぞれに延在するように格子状に形成されている。該シールド層 400 のうち図 2 中 Y 方向に延在する部分については特に、データ線 6a を覆うように、且つ、該データ線 6a よりも幅広に形成されている。また、図 2 中 X 方向に延在する部分については、後述の第 3 中継電極 402 を形成する領域を確保するために、各画素電極 9a の一辺の中央付近に切り欠き部を有している。さらには、図 2 中 X Y 方向それぞれに延在するシールド層 400 の交差部分の角部においては、前述の容量電極 300 の略台形状の突出部に対応するように、略三角形の部分が設けられている。シールド層 400 は、下側遮光膜 11a と同じ幅でもよいし、下側遮光膜 11a より幅が広くても、あるいは幅が狭くてもよい。

このシールド層 400 は、画素電極 9a が配置された画像表示領域 10a からその周囲に延設され、定電位源と電氣的に接続されることで、固定電位とされている。なお、ここに述べた「定電位源」としては、データ線駆動回路 101 に供給される正電源や負電源の定電位源でもよいし、対向基板 20 の対向電極 21 に供給される定電位源でも構わない。

【0113】

このように、データ線 6a の全体を覆うように形成されているとともに（図 3 参照）、固定電位とされたシールド層 400 の存在によれば、該データ線 6a 及び画素電極 9a 間に生じる容量カップリングの影響を排除することが可能となる。すなわち、データ線 6a への通電に応じて、画素電極 9a の電位が変動するという事態を未然に回避することが可能となり、画像上に該データ線 6a に沿った表示ムラ等を発生させる可能性を低減することができる。本実施形態においてはまた、シールド層 400 は格子状に形成されているから、走査線 3a が延在する部分についても無用な容量カップリングが生じないように、これを抑制することが可能となっている。また、シールド層 400 における上述の三角形の部分は、容量電極 300 と画素電極 9a との間に生じる容量カップリングの影響を排除することが可能であり、これによっても、上述と略同様な作用効果が得られることになる。

【0114】

また、第 4 層には、このようなシールド層 400 と同一膜として、本発明にいう「中継層」の一例たる第 2 中継層 402 が形成されている。この第 2 中継層 402 は、後述のコンタクトホール 89 を介して、蓄積容量 70 を構成する第 1 中継層 71 及び画素電極 9a 間の電氣的接続を中継する機能を有する。なお、これらシールド層 400 及び第 2 中継層 402 間は、前述の容量電極 300 及びデータ線 6a と同様に、平面形状的に連続して形成されているのではなく、両者間はパターンニング上分断されるように形成されている。

【0115】

他方、上述のシールド層 400 及び第 2 中継層 402 は、下層にアルミニウムからなる層、上層に窒化チタンからなる層の二層構造を有している。これにより、まず、窒化チタ

ンはコンタクトホール 89 の開口時のエッチングの突きぬけの防止のバリアメタルとして作用効果が期待される。また、第 2 中継層 402 において、下層のアルミニウムからなる層は、蓄積容量 70 を構成する第 1 中継層 71 と接続され、上層の窒化チタンからなる層は、ITO 等からなる画素電極 9a と接続されるようになっている。この場合、とりわけ後者の接続は良好に行われることになる。この点、仮に、アルミニウムと ITO とを直接に接続してしまう形態をとると、両者間において電蝕が生じてしまい、アルミニウムの断線、あるいはアルミナの形成による絶縁等のため、好ましい電氣的接続が実現されないこととは対照的である。このように、本実施形態では、第 2 中継層 402 と画素電極 9a との電氣的接続を良好に実現することができることにより、該画素電極 9a に対する電圧印加、あるいは該画素電極 9a における電位保持特性を良好に維持することが可能となる。

【0116】

さらには、シールド層 400 及び第 2 中継層 402 は、光反射性能に比較的優れたアルミニウムを含み、且つ、光吸収性能に比較的優れた窒化チタンを含むことから、遮光層として機能し得る。すなわち、これらによれば、TFT30 の半導体層 1a に対する入射光（図 2 参照）の進行を、その上側でさえぎることが可能である。なお、このようなことについては、既に述べたように、上述の容量電極 300 及びデータ線 6a についても同様にいえる。本実施形態においては、これらシールド層 400、第 2 中継層 402、容量電極 300 及びデータ線 6a が、TFT アレイ基板 10 上に構築される積層構造の一部をなしつつ、TFT30 に対する上側からの光入射を遮る上側遮光膜（あるいは、「積層構造の一部」を構成しているという点に着目すれば「内蔵遮光膜」）として機能しうる。なお、この「上側遮光膜」ないし「内蔵遮光膜」なる概念によれば、上述の構成のほか、走査線 3a や第 1 中継層 71 等もまた、それに含まれるものとして考えることができる。要は、最も広義に解する前提の下、TFT アレイ基板 10 上に構築される不透明な材料からなる構成であれば、「上側遮光膜」ないし「内蔵遮光膜」と呼びうる。

【0117】

以上説明した前述のデータ線 6a の上、かつ、シールド層 400 の下には、NSG、PSG、BSG、BPSG 等のシリケートガラス膜、窒化シリコン膜や酸化シリコン膜等、あるいは好ましくは NSG からなる第 2 層間絶縁膜 42 が形成されている。この第 2 層間絶縁膜 42 には、前記のシールド層 400 と容量電極 300 とを電氣的に接続するためのコンタクトホール 87、及び、第 2 中継層 402 と第 1 中継層 71 とを電氣的に接続するためのコンタクトホール 85 がそれぞれ開孔されている。なお、第 1 実施形態においては、前記の第 2 中継層 402 が形成されていることにより、画素電極 9a 及び TFT30 間の電氣的接続は、三つのコンタクトホール 83、85 及び 89 を介して、すなわち、三つの層間絶縁膜 41、42 及び 43 を介して行われるようになっている。このように、比較的短小なコンタクトホールを連結して、画素電極 9a 及び TFT30 間の電氣的接続を図るようにすれば、比較的長大なコンタクトホールによりそれを実現するよりも、該短小なコンタクトホールの製造容易性により、より低コストに、且つ、より信頼性高く電気光学装置の製造を行うことができるという利点を得られる。

【0118】

なお、第 2 層間絶縁膜 42 に対しては、第 1 層間絶縁膜 41 に関して前述したような焼成を行わないことにより、容量電極 300 の界面付近に生じるストレスの緩和を図るようにしてもよい。

【0119】

最後に、第 5 層には、上述したように画素電極 9a がマトリクス状に形成され、該画素電極 9a 上に配向膜 16 が形成されている。この画素電極 9a は、角部がカットされた形状でもよい。そして、この画素電極 9a 下には、NSG、PSG、BSG、BPSG 等のシリケートガラス膜、窒化シリコン膜や酸化シリコン膜等、あるいは好ましくは BPSG からなる第 3 層間絶縁膜 43 が形成されている。この第 3 層間絶縁膜 43 には、画素電極 9a 及び前記の第 2 中継層 402 間を電氣的に接続するためのコンタクトホール 89 が開孔されている。また、本実施形態では特に、第 3 層間絶縁膜 43 の表面は、CMP (Chem

ical Mechanical Polishing) 処理等により平坦化されており、その下方に存在する各種配線や素子等による段差に起因する液晶層 50 の配向不良を低減する。ただし、このように第 3 層間絶縁膜 43 に平坦化処理を施すだけでなく、TFT アレイ基板 10、下地絶縁膜 12、第 1 層間絶縁膜 41 及び第 2 層間絶縁膜 42 のうち少なくとも一つに溝を掘って、データ線 6a 等の配線や TFT 30 等を埋め込むことにより、平坦化処理を行ってもよい。または、第 3 層間絶縁膜 43 の平坦化処理をせずに、上述した溝だけで平坦化処理を行ってもよい。

【0120】

(TFT に対する光遮蔽に関する構成)

以下では、上述の TFT 30 に対する光遮蔽に関する構成、より詳しくは、該 TFT 30 のゲート電極を含む走査線 3a 及び下地絶縁膜 12 の溝 12cv、あるいは下側遮光膜 11a 等が関連する構造について説明する。

【0121】

(その 1: 下地絶縁膜 12 に形成された溝 12cv と走査線 3a から延設された水平的突出部 3b が設けられた例による光遮蔽)

まず第一に、走査線 3a 及び水平的突出部 3b の構成及び作用効果並びに下地絶縁膜 12 に掘られた溝 12cv に係る構成及び作用効果について、図 5 から図 8 を参照しながら詳述する。ここに図 5 は、図 2 のうち走査線 3a の水平的突出部 3b 及び下地絶縁膜 12 に掘られる溝 12cv を、半導体層 1a とともに抜粋して示す平面図であり、図 6 は、図 5 の B-B' 断面図であり、図 7 は、図 5 の C-C' 断面図である。さらに、図 8 は、図 5 の D-D' 断面図である。

【0122】

図 5 から図 8 に示すように、下地絶縁膜 12 には、半導体層 1a の両脇にデータ線 6a に沿って溝 12cv が掘られている。溝 12cv 内には、走査線 3a の水平的突出部 3b が部分的に埋め込まれており、更に、第 1 層間絶縁膜 41 を介して、第 1 中継層 71 及び容量電極 300 が溝 12cv に対応して部分的に窪み込まれている。これにより、図 6 から図 8 に示す各断面図上で、走査線 3a の水平的突出部 3b、容量電極 300 等は、溝 12cv に対応して下側に凹状に形成された部分を含んでいる。なお、この態様においては、水平的突出部 3b が溝 12cv 内に埋め込まれていることにより、該水平的突出部 3b は溝 12cv の深さ方向の垂直的突出部としての性格をも併せもつ。

【0123】

このような態様によれば、第 1 に、ポリシリコンでなる走査線 3a に水平的突出部 3b が設けられているので、TFT アレイ基板 10 の基板面に対して斜めに進行する入射光及び戻り光、並びにこれらに基づく内面反射光及び多重反射光などの斜めの光が、チャンネル領域 1a 及びその隣接領域、すなわち、低濃度ソース領域 1b 及び低濃度ドレイン領域 1c に入射するのを、走査線 3a のうちゲート電極として機能する本体部だけでなく、特に水平的突出部 3b により主に光を吸収し、一部光を反射することにより、少なくとも部分的に阻止できる。この際、半導体層 1a に近接した水平的突出部 3b 及び走査線 3a の本体部により遮光を行うので、非常に効果的に当該遮光を行える。

【0124】

また第 2 に、半導体層 1a を上側から覆う上側遮光膜として機能する走査線 3a (水平的突出部 3b を含む)、第 1 中継層 71 及び容量電極 300 はそれぞれ、溝 12cv に対応して下側に凹状に形成された部分を含んでいるので、上側遮光膜が平坦である場合と比較して、基板面に対して斜めに進行する入射光、並びに入射光及び戻り光に基づく内面反射光及び多重反射光などの斜めの光が、最終的に斜め上側からチャンネル領域 1a 及びその隣接領域に入射するのを、当該上側遮光膜によって、より効果的に阻止できる。すなわち、下側に凹状あるいは、上側に凸状である上側遮光膜の上面部分により、上側からの斜めの光を拡散させる傾向が溝 12cv に応じて強まるので、最終的に斜め上側からチャンネル領域 1a 及びその隣接領域に入射する光量を低減できるのである。なお、同様の理由から、下側遮光膜 11a を少なくとも部分的に、上述した上側遮光膜の凹凸とは上下反対に

、上側に凹状に、すなわち、下側に凸状に形成してもよい。

【0125】

ここで本実施形態では、図2及び図4に示した如く各種遮光膜によりTF T30に対する遮光を上下から行っている。すなわち、電気光学装置における上側、すなわち入射光の入射側から入射する入射光に対しては、容量電極300及びシールド層400等が、上側遮光膜として機能する。他方、当該電気光学装置の下側、すなわち入射光の出射側から入射する戻り光に対しては、下側遮光膜11aが文字通り下側遮光膜として機能する。したがって、走査線3aに水平的突出部3bを設ける必要性や、溝12cvにより上側遮光膜たる容量電極300等に特別な形状を与える必要性はないようにも考えられる。しかしながら、入射光は、基板10に対して斜め方向から入射する斜め光を含んでいる。このため、斜め光が、基板10の上面や下側遮光膜11aの上面等で反射されて、あるいは上側遮光膜の下面で反射されて、更にこれらが当該電気光学装置内の他の界面で反射されて、内面反射光・多重反射光が生成される。したがって、TF T30の上下に各種遮光膜を備えていても、両者間の隙間を介して進入する斜めの光は存在し得るので、本実施形態の如く、半導体層1aの脇で遮光を行う水平的突出部3bや、溝12cvに対応する凹状部分による遮光の効果は大きい。

【0126】

以上のように、本実施形態の電気光学装置によれば、水平的突出部3b及び溝12cvを設けることにより、耐光性を高められ、強力な入射光や戻り光が入射するような過酷な条件化にあっても光リーク電流の低減されたTF T30により画素電極9aを良好にスイッチング制御でき、最終的には、明るく高コントラストの画像を表示できる。

【0127】

加えて、本実施形態では、上側遮光膜は、水平的突出部3bを含む走査線3a、容量電極300、シールド層400等の一部からなるため、全体としてTF Tアレイ基板10における積層構造及び製造工程の簡略化を図れる。更に、本実施形態では、水平的突出部3bは、走査線3aと同一膜から一体的になるので、水平的突出部3bを形成するために、追加的な工程は不要である。

【0128】

さらに加えて、本態様では、溝12cvが下側遮光膜11aまでは到達しておらず、したがって、該溝12cvの底面を覆うように形成された水平的突出部3b及び深さ方向の垂直的突出部を含む走査線3aは、下側遮光膜11aに接触していない。このため、下側遮光膜11aが導電膜であっても、その電位変動が走査線3aに及ぼす悪影響を未然防止できる。

【0129】

以上説明した態様では、走査線3aを、下側遮光膜11aの場合と同様に、金属又は合金を含む遮光膜(Ti、Cr、W、Ta、Mo等の高融点金属のうちの少なくとも一つを含む、金属単体、合金、金属シリサイド、ポリシリサイド、これらを積層したもの等)から構成してもよい。このように構成すれば、走査線3a及び水平的突出部3bにより、反射性能を高めて斜めの光に対するチャンネル領域1a'やチャンネル隣接領域における遮光性能をより向上できる。

【0130】

なお、水平的突出部3bは、各チャンネル領域1a'に対し4つ形成しているが、チャンネル領域1a'の片脇のみに形成しても、あるいは図2でチャンネル領域1a'の上側のみに又は下側のみに形成しても、ある程度の類似効果が得られる。例えば、半導体層1aの周囲における配線や素子等の配置に鑑み、チャンネル領域1a'の両脇あるいは上下両方に水平的突出部3bを合計4つ形成することが困難である場合等には、レイアウトに無理を加えることなく、片脇のみにあるいは上側又は下側にのみ、チャンネル領域ごとに3つ以下の水平的突出部3bを設ければよい。

【0131】

(その2:前記の水平的突出部3bが包囲部3cに置換された例による光遮蔽)

第二に、走査線 3 a に対して、半導体層 1 a を包囲する包囲部 3 c が形成される態様について、図 9 から図 11 を参照しながら説明する。ここに図 9 は、図 5 と同趣旨の図であって、該図における水平的突出部 3 b が包囲部 3 c に置換された場合の態様を示す平面図であり、図 10 は、図 9 の E-E' 断面図であり、図 11 は、図 9 の F-F' 断面図である。また、図 12 は、変形形態たる図 9 の E-E' 断面図である。

【0132】

図 9 から図 11 に示すように、本態様では、上述の水平的突出部 3 b に代えて、平面的にみてチャネル領域 1 a' から走査線 3 a に沿って所定距離だけ外れた箇所における走査線 3 a の本線部から、チャネル領域 1 a 及びコンタクトホール開孔領域、すなわち、コンタクトホール 8 3 及び 8 1 がそれぞれ開孔された領域等を含む半導体層 1 a 全体を包囲するように包囲部 3 c が延設されている。その他の構成、例えば、この包囲部 3 c も、溝 1 2 c v 内に埋め込まれていることにより、溝 1 2 c v の深さ方向の垂直的突出部としての性格を併せもつこと等については、上述のその 1 に係る構成と略同様である。

【0133】

そして、このような態様によっても、比較的層間距離の小さい下側遮光膜 11 a と上側遮光膜との間に半導体層 1 a を挟持する構成が得られるので、基板面に垂直な光に対しては基本的に非常に高い遮光性能が得られる。そして特に、図 10 及び図 11 に示すように、基板面に対して斜めに進行する入射光及び戻り光、並びにこれらに基づく内面反射光及び多重反射光などの斜めの光 L1 及び L3 が発生した場合にも、その一部は、半導体層 1 a に到達する前段階で、走査線 3 a の本線部だけでなく、特に包囲部 3 c による光吸収あるいは光反射により低光強度の光 L2 及び L4 にまで減衰可能となる。この際、半導体層 1 a からの層間距離が非常に小さい位置に配置される包囲部 3 c により遮光を行うことで、かつ包囲部 3 c によりいずれの方向に傾斜した光 L1 及び L3 に対しても遮光を行うことで、非常に効果的に当該遮光を行える。

【0134】

また、この態様では特に、コンタクトホール 8 1 及び 8 3 が開孔されたコンタクトホール開孔領域を含めて半導体層 1 a を包囲するので、一般に光が漏れやすいコンタクトホール 8 1 及び 8 3 付近における遮光性能を向上させうる。

【0135】

なお、本態様においては、上述の図 10 のような構成に代えて、図 12 に示すように、垂直的突出部が、下側遮光膜 11 a と接触する形態としてもよい。このような形態とすれば、半導体層 1 a は閉じられた空間内に配置されるような形となり、該半導体層 1 a に対する遮光をよりよく実現することができる。ちなみに、このように、下側遮光膜 11 a と走査線 3 a とを接触させる形態は、上述の図 5 から図 8 においても同様に実現することができる。

【0136】

ただし、これらの場合においては、下側遮光膜 11 a の電位変動による悪影響を受ける場合があることは、既に述べたとおりである。このようなことから、走査線 3 a を、下側遮光膜 11 a に接触させるか又はさせないかは、半導体層 1 a に対する遮光の必要性と、下側遮光膜 11 a の電位変動により受け得る悪影響とを比較考量した上で、場面場面に応じて適宜決められることとなる。

【0137】

また、本態様において、走査線 3 a の包囲部 3 c の全てに沿って溝 1 2 c v を掘って、包囲部 3 c の全てに渡って下方に突出する突出部、すなわち垂直的突出部を形成してもよい。さらに、本態様のように包囲部 3 c を設ける場合にあっては、半導体層 1 a のコンタクトホール開孔領域における幅と、そのチャネル領域 1 a における幅とを同一に形成すれば、平面的にみて半導体層 1 a に比較的近接した位置において、平面形状が矩形の包囲部 3 c により半導体層 1 a の周囲を覆うことができる。したがって、より高い光遮蔽効果を得ることができるものと考えられる。

【0138】

さらに加えて、上述においては、包囲部 3c は、溝 12cv 内に埋め込まれるように形成されていることにより、垂直的突出部としての性格を併せもつようなものとされていたが、本態様では、単に、半導体層 1a の周囲を巡るように水平的な部分のみを持つ包囲部を設けるのであっても、それ相応の作用効果の発揮は期待できる。本発明は、そのような形態もその範囲内に収める。

【0139】

(その 3: 走査線 3a に沿って延在する溝 12cv a が設けられた例による光遮蔽)

第三に、走査線 3a に沿って延在する溝 12cv a が設けられ、且つ、該溝 12cv a 内には該走査線 3a の本線部が一部埋め込まれる態様について、図 13 乃至図 16 を参照しながら説明する。ここに図 13 は、図 2 と同趣旨の図であって、該図とは走査線 3a に沿った溝 12cv a が下地絶縁膜 12 に設けられている点につき異なる態様を示す平面図であり、図 14 は、図 13 の G-G' 断面図である。また、図 15 及び図 16 は、図 14 に対する変形形態に係る図 13 の G-G' 断面図である。

【0140】

走査線 3a は、走査線 3a に沿って延在する溝 12cv a 内に配置されると共にチャンネル領域 1a' 及びその隣接領域を側方から部分的に覆う溝内部分を含んでなる。従って、このような態様によっても、基板面に対して斜めに進行する入射光及び特に裏面に対して斜めに進行する戻り光、並びにこれらに基づく内面反射光及び多重反射光などの斜めの光が、チャンネル領域 1a' 及びその隣接領域に入射するのを、この溝内部分による光吸収或いは光反射により、部分的に阻止できる。このように耐光性を高めることにより、強力な入射光や戻り光が入射するような過酷な条件下にあっても光リーク電流の低減された TFT 30 により画素電極 9a を良好にスイッチング制御できる。

【0141】

なお、この態様においては、図 15 に示すように、上述の図 14 では走査線 3a が一層構造であったことに代えて、遮光性材料からなる第 1 層 311 及び光吸収性材料からなる第 2 層 312 を含む積層体からなる走査線 3a' を形成してもよい。この場合、第 1 層 311 は、例えば、WSi、TiSi 等からなる。第 2 層 312 は、例えば SiGe、或いは半導体層 1a と同一層たるポリシリコン膜等からなる。このように走査線 3a' を形成しても、走査線 3a' のうち溝 12cv a 内に配置された溝内部分に応じて、チャンネル領域 1a' 及びその隣接領域に対する遮光性能を高められると共に走査線の配線抵抗を低められる。また、SiGe 等からなる第 2 層 312 は、TFT 30 においてゲート酸化膜に対向配置されるゲート電極としても良好に機能し得る。尚、第 1 層 311 と第 2 層 312 との積層順は、上下逆でもよい。

【0142】

或いは、図 16 に示すように、溝 12cv a を完全に埋めないように走査線 3a'' を形成してもよい。このように走査線 3a'' を形成しても、走査線 3a'' のうち溝 12cv a 内に配置された溝内部分に応じて、チャンネル領域 1a' 及びその隣接領域に対する遮光性能を高められると共に走査線の配線抵抗を低められる。

【0143】

以上述べたような各種の光遮蔽に関する構成及び作用効果では、要するに、TFT 30 に対する上側又は下側からの光入射、あるいは側方からの光入射、さらには斜めからの光入射を効果的に防止可能となることにより、TFT 30 における光リーク電流の発生を極力防止することが可能となる。ちなみに、このような作用効果には、前述した上側遮光膜ないし内蔵遮光膜の存在も大きく貢献する。

すなわち、走査線 3a、データ線 6a、容量電極 300、シールド層 400 等、積層構造中、TFT 30 の上側に形成される不透明な材料からなる各種要素は、該 TFT 30 の半導体層 1a に対する上側からの光入射を未然に防止することによって、やはり該半導体層 1a における光リーク電流の発生を抑制するのである。

【0144】

その結果、本実施形態によれば、TFT 30 のスイッチング動作は正確に行われうるこ

とをはじめ、その半導体層 1 a においては、光リーク電流が流れることによっていわば常にバイアスがかかっているような状態を回避することができるから、高周波駆動を実現することも可能となる。また、TFT30 に対する光遮蔽が効果的に行えるのであれば、電気光学装置の小型化を実現しようとする際にも、特段の障害が生じるわけではない（すなわち、一定の明るさの画像を表示しなければならない関係上、電気光学装置を小型化したとしても、それに応じた一定の画素開口率が必要であり、とすると、「小型化」には、TFT30 に対する光入射の危険性を高めるという側面があることになる。）。

【0145】

以上により、結局、本実施形態の電気光学装置によれば、画素電極に印加される電圧を可能な限り一定に維持するとともに、小型化・高精細化を実現しつつ、高周波駆動で高品質な画像を表示することが可能となる。

【0146】

（第2実施形態：シールド層とデータ線とが別々の層に形成されている場合） 以下では、本発明の第2実施形態に係る電気光学装置について、図17から図19を参照して説明する。ここに図17は、図2と同趣旨の図であって、データ線、走査線、画素電極等が形成されたTFTアレイ基板の相隣接する複数の画素群の平面図である。また、図18は、図3と同趣旨の図であって、図17のA-A'断面図である。さらに、図19は、第2実施形態において特徴的な窒化膜の形成態様を示す平面図である。なお、第2実施形態の電気光学装置は、上記の第1実施形態の電気光学装置の画素部における構成と略同様な構成を備えている。

したがって、以下では、第2実施形態において特徴的な部分のみについて主な説明を加えることとし、残余の部分については、その説明を適宜省略ないし簡略化することとする。

【0147】

第2実施形態では、図18に示すように、図4と比べて、蓄積容量70を構成する上部電極たる容量電極300とデータ線6aとが同一膜として構成されていない点、また、それに伴って、層間絶縁膜が増加されている。すなわち新たにもう一層、「第4層間絶縁膜44」が設けられている点、そしてゲート電極3aと同一膜として中継電極719が形成されている点に大きな相違がある。これにより、TFTアレイ基板10上から順に、走査線を兼ねる下側遮光膜11aを含む第1層、ゲート電極3aを有するTFT30等を含む第2層、蓄積容量70を含む第3層、データ線6a等を含む第4層、シールド層404が形成される第5層、前記の画素電極9a及び配向膜16等を含む第6層（最上層）からなる。また、第1層及び第2層間には下地絶縁膜12が、第2層及び第3層間には第1層間絶縁膜41が、第3層及び第4層間には第2層間絶縁膜42が、第4層及び第5層間には第3層間絶縁膜43が、第5層及び第6層間には第4層間絶縁膜44が、それぞれ設けられており、前述の各要素間が短絡することを防止している。

さらに、第1実施形態における第2層には走査線3aが形成されていたのに代えて、第2実施形態では、走査線3aに代わるゲート電極3aが形成されるとともに、これと同一膜として中継電極719が新たに形成されている。以下、各層における構成について、より詳しく説明する。

【0148】

まず、第2層には、半導体層1aのチャネル領域1a'に対向するように、ゲート電極3aが形成されている。このゲート電極3aは、第1実施形態の走査線3aのように線状には形成されておらず、半導体層1aないしチャネル領域1a'がTFTアレイ基板10上に島状に形成されていることに応じて、島状に形成されている。また、第2実施形態では、これに応じて、コンタクトホールを成す溝12cvの底が、第1層の下側遮光膜11aの表面に接する深さを有しているとともに、該下側遮光膜11aは図17中X方向に延在するストライプ状に形成されている。これにより、溝12cv上に形成されたゲート電極3aは、該溝12cvを介して下側遮光膜11aと電気的に接続されることになる。すなわち、第2実施形態では、ゲート電極3aには、下側遮光膜11aを通じて走査信号が供給されるようになっている。換言すれば、第2実施形態の下側遮光膜11aは、走査線



としての機能を担うことになる。

【0149】

なお、第2実施形態における下側遮光膜11aについては、図17に示すように、データ線6aが延在する方向に沿って突出部を有している。これにより、第2実施形態の下側遮光膜11aは、第1実施形態における格子状の下側遮光膜11aと遜色ない遮光機能をも発揮することになる。ただし、相隣接する下側遮光膜11aから延びる突出部は相互に接触することではなく、互いに電氣的に絶縁されている。こうしないと、下側遮光膜11aを、走査線として機能させることができないからである。また、下側遮光膜11aは、データ線6aと交差する領域では、画素電極9aの角を角取りするように突出した領域が形成されている。

【0150】

そして、第2実施形態においては特に、上述のゲート電極3aと同一膜として中継電極719が形成されている。中継電極719は、平面的に見て、図17に示すように、各画素電極9aの一辺の略中央に位置するように、島状に形成されている。中継電極719と、ゲート電極3aとは同一膜として形成されているから、後者が例えば導電性ポリシリコン膜等からなる場合においては、前者もまた、導電性ポリシリコン膜等からなる。

【0151】

次に、第3層には、蓄積容量70を構成する第1中継層71、誘電体膜75及び容量電極300が形成されている。このうち第1中継層71はポリシリコンで形成される。そして、容量電極300は、もはやデータ線6aと同時に形成されるわけではないので、第1実施形態のように、該データ線6a及びTF T30間の電氣的接続に対する配慮を払う意味を込めて、アルミニウム膜及び導電性のポリシリコン膜という二層構造をとる必要は必ずしもない。したがって、該容量電極300は、例えば、下側遮光膜11aと同様に、Ti、Cr、W、Ta、Mo等の高融点金属のうちの少なくとも一つを含む、金属単体、合金、金属シリサイド、ポリシリサイド、これらを積層したもの等の遮光性材料から構成するとよい。これによれば、容量電極300は、上述の「上側遮光膜」ないし「内蔵遮光膜」としての機能をよりよく発揮し得る（ただし、第2実施形態に係る容量電極300を構成する材料については、後述参照）。

【0152】

また、同じ理由により、すなわち容量電極300とデータ線6aとが別々の層に形成されることにより、本態様では、同一平面内における両者間の電氣的絶縁を図る必要はない。したがって、容量電極300は、走査線3aの方向に延在する容量線の一部として形成することが可能である。

【0153】

他方、第4層に形成されるデータ線6aは、アルミニウム単体、あるいはアルミニウム合金でもよい。

【0154】

以上述べた、ゲート電極3a及び中継電極719の上、且つ、蓄積容量70の下には、第1層間絶縁膜41が形成されているが、該第1層間絶縁膜41は、上述と略同様に、NSG、PSG、BSG、BPSG等のシリケートガラス膜、窒化シリコン膜や酸化シリコン膜等で構成すればよい。また、この第1層間絶縁膜41には、第1中継層71の図18中下面に電氣的接続点をもつように配置された、コンタクトホール881が開孔されている。これにより、第1中継層71及び中継電極719間の電氣的接続が図られることになる。また、第1層間絶縁膜41には、中継電極719と後述する第2中継層6a2との電氣的接続を図るため、後記第2層間絶縁膜42をも貫通するように開孔されたコンタクトホール882が開孔されている。

【0155】

そして、第2実施形態では特に、上述のようにアルミニウム等から構成されたデータ線6aは、下層より順に、アルミニウムからなる層（符号41A参照）、窒化チタンからなる層（符号41TN参照）、窒化シリコン膜からなる層（符号401参照）の三層構造を

有する膜として形成されている。窒化シリコン膜 401 は、その下層のアルミニウム層と窒化チタン層を覆うように少し大きなサイズにパターンニングされている。このうちデータ線 6a が、比較的低抵抗な材料たるアルミニウムを含むことにより、TFT30、画素電極 9a に対する画像信号の供給を滞りなく実現することができる。他方、データ線 6a 上に水分の浸入をせき止める作用に比較的優れた窒化シリコン膜が形成されることにより、TFT30 の耐湿性向上を図ることができ、その寿命長期化を実現することができる。窒化シリコン膜は、プラズマ窒化シリコン膜が望ましい。

【0156】

また、本実施形態に係る窒化シリコン膜 401 は、データ線 6a 上の他、マトリクス状に配列された画素電極 9a 並びにこれらの間隙を縫うように配置されたデータ線 6a 及び走査線 3a が形成される領域として規定される画像表示領域 10a の周囲にも、口の字状に形成されている。なお、この窒化チタン膜及び窒化シリコン膜 401 の厚さは、例えば 10~100nm 程度、より好ましくは 10~30nm 程度に構成するとよい。

【0157】

以上により、本実施形態に係る窒化シリコン膜 401 は、TFT アレイ基板 10 上に於いて、全体的に図 19 に概略的に示すような形状で形成されていることになる。なお、図 19 中、画像表示領域 10a の周囲に存在している窒化シリコン膜 401 は、後述するデータ線駆動回路 101 や走査線駆動回路 104 を構成する CMOS (Complementary MOS) 型 TFT に対する水分浸入防止に大きく貢献する (図 20 参照)。ただし、窒化物は、その他一般の材料に比べて、ドライエッチング等におけるエッチングレートが小さくなることが予測されるから、上述の画像表示領域 10a の周囲の領域に窒化シリコン膜 401 を形成する場合であって、該領域内にコンタクトホール等を形成する必要がある場合においては、該窒化シリコン膜 401 内に、該コンタクトホールの位置に対応した孔を予め形成しておくこととよい。これは、図 19 に示すようなパターンニングを実施する際に併せて行っておけば、製造工程の簡略化に資する。

【0158】

また、第 4 層には、データ線 6a と同一膜として、シールド層用中継層 6a1 及び第 2 中継層 6a2 (ただし、第 1 実施形態における「第 2 中継層」とは少々意味合いが異なる。) が形成されている。このうち前者は、遮光性のシールド層 404 と容量電極 300 とを電氣的に接続するための中継層であり、後者は、画素電極 9a と第 1 中継層 71 とを電氣的に接続するための中継層である。なお、これらは、データ線 6a と同一材料により構成されることとなるのはいうまでもない。

【0159】

以上述べた、蓄積容量 70 の上、且つ、データ線 6a、シールド用中継層 6a1 及び第 2 中継層 6a2 の下には、第 2 層間絶縁膜 42 が形成されているが、該第 2 層間絶縁膜 42 は、上述と略同様に、NSG、PSG、BSG、BPSG 等のシリケートガラス膜、窒化シリコン膜や酸化シリコン膜等で構成すればよい。

容量電極 300 にアルミニウムを用いた場合には、プラズマ CVD で低温成膜する必要がある。また、この第 2 層間絶縁膜 42 には、前述のシールド層用中継層 6a1 及び第 2 中継層 6a2 に対応するように、コンタクトホール 801 及び前記のコンタクトホール 882 が開孔されている。

【0160】

次に、第 5 層には、遮光性のシールド層 404 が形成されている。これは例えば、上述のシールド層 400 と同様に、上層に窒化チタンからなる層、下層にアルミニウムからなる層という二層構造で構成してもよいし、また、場合により、ITO その他の導電性材料で構成してもよい。このシールド層 404 は、前述のシールド層用中継層 6a1 を介して、容量電極 300 と電氣的に接続されている。これにより、シールド層 404 は固定電位とされており、上記第 1 実施形態と同様に、画素電極 9a 及びデータ線 6a 間に生じる容量カップリングの影響を排除する。

また、この第 5 層には、シールド層 404 と同一膜として、第 3 中継層 406 が形成され

ている。

【0161】

以上述べた、データ線6aの上、且つ、シールド層404の下には、第3層間絶縁膜43が形成されている。この第3層間絶縁膜43を構成する材料等についても、上記の第2層間絶縁膜42と同様でよい。ただし、データ線6a等が、上述のようにアルミニウム等を含む場合においては、これを高温環境下に曝すことを避けるため、該第3層間絶縁膜43は、好ましくはプラズマCVD法等の低温成膜法を用いて形成することが好ましい。

【0162】

また、この第3層間絶縁膜43には、シールド層404と前述のシールド層用中継層6a1とを電気的に接続するためのコンタクトホール803が形成されており、前述の第2中継層6a2へと通じており、第3中継層406に対応するコンタクトホール804が形成されている。

【0163】

残る構成は、第6層には画素電極9a及び配向膜16が形成されるとともに、該第6層及び第5層間には第4層間絶縁膜44が形成されており、該第4層間絶縁膜44には、画素電極9aと第3中継層406とを電気的に接続するためのコンタクトホール89が開孔されている、というものになっている。

【0164】

なお、上述の構成において、第3中継層406については、ITO等からなる画素電極9aと直接的に接触することとなるから、上述した電蝕に注意すべきである。したがって、これを考慮すれば、シールド層404及び第3中継層406は、第1実施形態と同様に、アルミニウム及び窒化チタンからなる二層構造とすることが好ましい。また、シールド層404及び第3中継層406をITOから構成しても、シールド層404及びシールド層用中継層6a1間、あるいは第3中継層406及び第2中継層6a2間において、ITOとアルミニウムの直接的な接触を避けることができるので、電蝕発生について心配する必要はない。

【0165】

あるいは、第2実施形態においては、上述のように、容量電極300は容量線の一部として構成可能であるから、該容量電極300を固定電位とするためには、該容量線を画像表示領域10a外まで延設して定電位源に接続するような形態とすればよい。この場合更に、容量電極300を含む容量線は、それ自体独自に定電位源に接続することが可能であり、シールド層404もまた、それ自体独自に定電位源に接続することが可能となるため、そのような構成を採用する場合においては、両者間を電気的に接続するコンタクトホール801及び803を設ける必要はなくなる。よって、この場合においては、シールド層404及び容量電極300を構成する材料選択や、シールド層用中継層6a1の材料選択を行う際に（そもそも当該シールド用中継層6a1はもはや不要である。）、「電蝕」の発生に配慮する必要はない。

【0166】

以上のような構成となる第2実施形態の電気光学装置においては、まず、上述の第1実施形態におけるのと略同様な作用効果が奏されることが明白である。すなわち、第1実施形態と同様に、半導体層1aに沿うように溝12cvが形成されていることにより、TF T30の半導体層1aに対する光遮蔽が効果的に行われ、フリッカ等のない高い品質の画像を表示することが可能である。

【0167】

そして、第2実施形態では特に、データ線6a上、かつ、画像表示領域10aの周囲の上に、窒化シリコン膜401が形成されていたことにより、TF T30の耐湿性を更に向上することが可能となる。すなわち、窒化膜ないし窒化物は、既に述べたように、水分の浸入ないし拡散をせき止める作用に優れているから、TF T30の半導体層1aに対する水分浸入を未然に防止することが可能となるのである。第2実施形態では、この他、シールド層404、第3中継層406等や蓄積容量70を構成する誘電体膜75において、窒

化膜が用いられ得るが、これらすべての構成について、そのような窒化膜を備えれば、水分浸入防止作用はより効果的に発揮されることになる。ただし、すべてに「窒化膜」を設けない形態としてよいことは勿論である。

【0168】

また、第2実施形態において、窒化シリコン膜401は、第4層において、画像表示領域10a外の領域をのぞいて、データ線6a上にのみ存在することから、大きな内部応力が集中するようなことがなく、窒化シリコン膜401自身がその内部応力によって破壊するに至ったり、また、その応力が外部に作用することによって、窒化シリコン膜401の周囲に存在する、例えば第3層間絶縁膜43等にクラックを生じさせるようなことがない。このようなことは、窒化膜がTFTアレイ基板10上の全面に設けられている場合を仮に想定するとより明白である。

【0169】

さらには、第2実施形態における窒化チタン膜及び窒化シリコン膜401は、その厚さが10～100nm程度、より好ましくは10～30nm程度と比較的小さくされていることから、上述のような作用効果は更に効果的に享受され得ることになる。

【0170】

更に加えて、第2実施形態では特に、中継電極719が設けられていたことにより、次のような作用効果を得ることができる。すなわち、図4においては、TFT30及び画素電極9a間の電氣的接続を図るためには、同図におけるコンタクトホール85のように、蓄積容量70を構成する、より下層の電極たる第1中継層71の図中「上面」において接触を図る必要があった。

【0171】

しかしながら、このような形態では、容量電極300及び誘電体膜75の形成工程において、それらの前駆膜をエッチングする際には、その直下に位置する第1中継層71を健全に残存させながら、当該前駆膜のエッチングを実行するという非常に困難な製造工程を実施しなければならない。とりわけ本発明のように、誘電体膜75として高誘電率材料を使用する場合においては、一般にそのエッチングが困難であり、また、容量電極300におけるエッチングレートと該高誘電率材料におけるエッチングレートが不揃いになるなどの条件も重なるため、当該製造工程の困難性はより高まることになる。したがって、このような場合においては、第1中継層71において、いわゆる「突き抜け」等を生じさせてしまう可能性が大きい。こうなると、悪い場合には、蓄積容量70を構成する容量電極300及び第1中継層71間に短絡を生じさせるおそれ等も生じてくる。

【0172】

しかるに、本形態のように、中継電極719を設けることで、第1中継層71の図中「下面」に電氣的接続点をもたせることによって、TFT30及び画素電極9a間の電氣的接続を実現するようにすれば、上述のような不具合は発生しないのである。なぜなら、図18からも明らかな通り、本形態では、容量電極300及び誘電体膜75の前駆膜をエッチングしつつ、第1中継層71を残存させなければならないという工程は必要ないからである。

【0173】

以上により、本形態によれば、上述のような困難なエッチング工程を経る必要がないから、第1中継層71及び画素電極9a間の電氣的接続を良好に実現することができる。これは、中継電極719を介して両者間の電氣的接続を実現しているからに他ならない。更にいえば、同じ理由から、本形態によれば、容量電極300及び第1中継層71間で短絡が生じるなどという可能性はきわめて小さい。すなわち、欠陥なき蓄積容量70を好適に形成することが可能なのである。

【0174】

更に加えて、第2実施形態においては特に、上述したように、容量電極300を容量線の一部として形成することが可能であるから、画素毎に対応して設けられる容量電極の一つ一つについて、これらを固定電位とするための導電材等を個別的に設ける必要などはな

く、該容量線ごとに固定電位源に接続する等という態様を採用すればよい。したがって、本実施形態によれば、製造工程の簡略化、あるいは製造コストの低廉化等を図ることができる。

【0175】

また、このように容量電極を含む容量線については、前記の第1実施形態と同様に、アルミニウム膜及びポリシリコン膜を含む二層構造を有するように形成してもよい。容量線がアルミニウム膜を含めば、該容量線において高い電気伝導度を享受することが可能となる。これにより、このような形態においては、該容量線の狭小化、すなわち蓄積容量70の狭小化を、特別な制約を伴うことなく実現することができる。したがって、第2実施形態においては、更なる開口率の向上を図ることができることになる。また、これを別の観点から言い換えると、従来において、容量線は、ポリシリコンやWSi等の材料単体で構成されていたため、開口率を上げようと狭小化すると、前記の材料が高抵抗であるがゆえ、クロストークや焼き付き等が発生していたが、第2実施形態では、そのような不具合を被るおそれがなくなるのである。

【0176】

ちなみに、このような形態では、アルミニウム膜が光反射性を有し、ポリシリコン膜が光吸収性を有することから、上述の第1実施形態でも述べたように、容量線が遮光層として機能しうることも期待できる。さらには、このような容量線では、従来に比べて、その内部応力を小さくすることができる(WSi等よりもアルミニウムの内部応力の方が小さい)。よって、この形態では、容量線に接することとなる第3層間絶縁膜43等を可能な限り薄くすることが可能となり、電気光学装置の小型化をよりよく実現できることにもなる。

【0177】

(電気光学装置の全体構成)

以上のように構成された各実施形態における電気光学装置の全体構成を図20及び図21を参照して説明する。なお、図20は、TFTアレイ基板をその上に形成された各構成要素とともに対向基板20の側からみた平面図であり、図21は図20のH-H'断面図である。

【0178】

図20及び図21において、本実施形態に係る電気光学装置では、TFTアレイ基板10と対向基板20とが対向配置されている。TFTアレイ基板10と対向基板20との間には、液晶50が封入されており、TFTアレイ基板10と対向基板20とは、画像表示領域10aの周囲に位置するシール領域に設けられたシール材52により相互に接着されている。

【0179】

シール材52は、両基板を貼り合わせるため、例えば紫外線硬化樹脂、熱硬化樹脂等からなり、紫外線、加熱等により硬化させられたものである。また、このシール材52中には、本実施形態における液晶装置がプロジェクタ用途のように小型で拡大表示を行う液晶装置であれば、両基板間の距離(基板間ギャップ)を所定値とするためのガラスファイバー、あるいはガラスビーズ等のギャップ材(スペーサ)が散布されている。あるいは、当該液晶装置が液晶ディスプレイや液晶テレビのように大型で等倍表示を行う液晶装置であれば、このようなギャップ材は、液晶層50中に含まれてよい。

【0180】

シール材52の外側の領域には、データ線6aに画像信号を所定のタイミングで供給することにより該データ線6aを駆動するデータ線駆動回路101及び外部回路接続端子102がTFTアレイ基板10の一辺に沿って設けられており、走査線3aに走査信号を所定のタイミングで供給することにより、走査線3aを駆動する走査線駆動回路104が、この一辺に隣接する二辺に沿って設けられている。

【0181】

なお、走査線3aに供給される走査信号遅延が問題にならないのならば、走査線駆動回

路 104 は片側だけでもよいことは言うまでもない。また、データ線駆動回路 101 を画像表示領域 10a の辺に沿って両側に配列してもよい。

【0182】

TFT アレイ基板 10 の残る一边には、画像表示領域 10a の両側に設けられた走査線駆動回路 104 間をつなぐための複数の配線 105 が設けられている。

また、対向基板 20 のコーナ部の少なくとも一箇所においては、TFT アレイ基板 10 と対向基板 20 との間で電氣的に導通をとるための導通材 106 が設けられている。

【0183】

図 21 において、TFT アレイ基板 10 上には、画素スイッチング用の TFT や走査線、データ線等の配線が形成された後の画素電極 9a 上に、配向膜が形成されている。他方、対向基板 20 上には、対向電極 21 のほか、最上層部分に配向膜が形成されている。また、液晶層 50 は、例えば一種又は数種類のネマティック液晶を混合した液晶からなり、これら一対の配向膜間で、所定の配向状態をとる。

【0184】

なお、TFT アレイ基板 10 上には、これらのデータ線駆動回路 101、走査線駆動回路 104 等に加えて、複数のデータ線 6a に画像信号を所定のタイミングで印加するサンプリング回路、複数のデータ線 6a に所定電圧レベルのプリチャージ信号を画像信号に先行して各々供給するプリチャージ回路、製造途中や出荷時の当該電気光学装置の品質、欠陥等を検査するための検査回路等を形成してもよい。

【0185】

(電子機器)

次に、以上詳細に説明した電気光学装置をライトバルブとして用いた電子機器の一例たる投射型カラー表示装置の実施形態について、その全体構成、特に光学的な構成について説明する。ここに、図 22 は、投射型カラー表示装置の図式的断面図である。

【0186】

図 22 において、本実施形態における投射型カラー表示装置の一例たる液晶プロジェクタ 1100 は、駆動回路が TFT アレイ基板上に搭載された液晶装置を含む液晶モジュールを 3 個用意し、それぞれ RGB 用のライトバルブ 100R、100G 及び 100B として用いたプロジェクタとして構成されている。液晶プロジェクタ 1100 では、メタルハライドランプ等の白色光源のランプユニット 1102 から投射光が発せられると、3 枚のミラー 1106 及び 2 枚のダイクロックミラー 1108 によって、RGB の三原色に対応する光成分 R、G 及び B に分けられ、各色に対応するライトバルブ 100R、100G 及び 100B にそれぞれ導かれる。この際特に、B 光は、長い光路による光損失を防ぐために、入射レンズ 1122、リレーレンズ 1123 及び出射レンズ 1124 からなるリレーレンズ系 1121 を介して導かれる。そして、ライトバルブ 100R、100G 及び 100B によりそれぞれ変調された三原色に対応する光成分は、ダイクロックプリズム 1112 により再度合成された後、投射レンズ 1114 を介してスクリーン 1120 にカラー画像として投射される。

【0187】

本発明は、上述した実施形態に限られるものではなく、請求の範囲及び明細書全体から読み取れる発明の要旨、あるいは思想に反しない範囲で適宜変更可能であり、そのような変更を伴う電気光学装置及び電子機器もまた、本発明の技術的範囲に含まれるものである。電気光学装置としては、電気泳動装置や EL (エレクトロルミネッセンス) 装置や電子放出素子を用いた装置 (Field Emission Display 及び Surface-Conduction Electron-Emitter Display 等) に適用できる。

【図面の簡単な説明】

【0188】

【図 1】 本発明の第 1 の実施形態の電気光学装置における画像表示領域を構成するマトリクス状の複数の画素に設けられた各種素子、配線等の等価回路を示す回路図である。

【図 2】本発明の第 1 の実施形態の電気光学装置におけるデータ線、走査線、画素電極等が形成された T F T アレイ基板の相隣接する複数の画素群の平面図である。

【図 3】図 2 のうち要部のみを抜き出した平面図である。

【図 4】図 2 の A - A ' 断面図である。

【図 5】図 2 のうち走査線 3 a の水平的突出部及び下地絶縁膜に掘られる溝を、半導体層とともに抜粋して示す平面図である。

【図 6】図 5 の B - B ' 断面図である。

【図 7】図 5 の C - C ' 断面図である。

【図 8】図 5 の D - D ' 断面図である。

【図 9】図 5 と同趣旨の図であって、該図における水平的突出部が包囲部に置換された場合の態様を示すものである。

【図 10】図 9 の E - E ' 断面図である。

【図 11】図 9 の F - F ' 断面図である。

【図 12】変形形態たる図 9 の E - E ' 断面図である。

【図 13】図 2 と同趣旨の図であって、該図とは走査線に沿った溝が下地絶縁膜に設けられている点につき異なる態様を示す図である。

【図 14】図 13 の G - G ' 断面図である。

【図 15】図 14 に対する変形形態に関する図 13 の G - G ' 断面図である。

【図 16】図 14 に対する変形形態に関する図 13 の G - G ' 断面図である。

【図 17】本発明の第 2 の実施形態の電気光学装置におけるデータ線、走査線、画素電極等が形成された T F T アレイ基板の相隣接する複数の画素群の平面図である。

【図 18】図 17 の A - A ' 断面図である。

【図 19】窒化膜の形成態様（データ線上及び画像表示領域外）を示す平面図である。

【図 20】本発明の実施形態の電気光学装置における T F T アレイ基板を、その上に形成された各構成要素とともに対向基板の側から見た平面図である。

【図 21】図 20 の H - H ' 断面図である。

【図 22】本発明の電子機器の実施形態である投射型カラー表示装置の一例たるカラー液晶プロジェクタを示す図式的断面図である。

【符号の説明】

【0189】

- 1 a …半導体層
- 1 a ' …チャネル領域
- 2 …絶縁膜
- 3 a …走査線
- 3 b …水平的突出部（垂直的突出部を含む）
- 3 c …包囲部（垂直的突出部を含む）
- 6 a …データ線
- 9 a …画素電極
- 10 …T F T アレイ基板
- 11 a …下側遮光膜
- M1 …メタル層
- B1 …バリア層
- 12 …下地絶縁膜
- 12 c v、12 c v a …溝
- 30 …T F T
- 43 …第 3 層間絶縁膜
- 50 …液晶層
- 70 …蓄積容量
- 75 …誘電体膜

7 5 a …酸化シリコン膜

7 5 b …窒化シリコン膜

8 1、8 2、8 3、8 5、8 7、8 9 …コンタクトホール

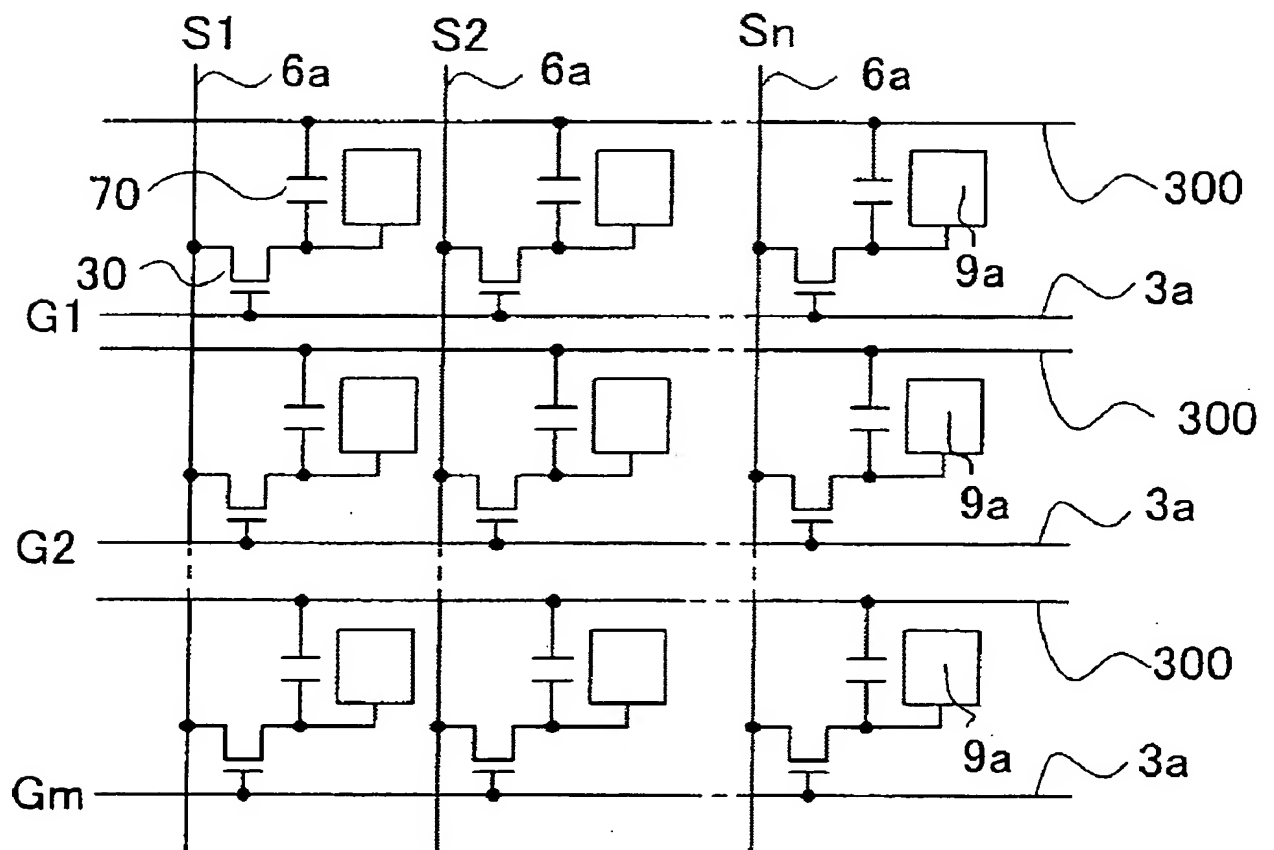
3 0 0 …容量電極

4 0 0 …シールド層

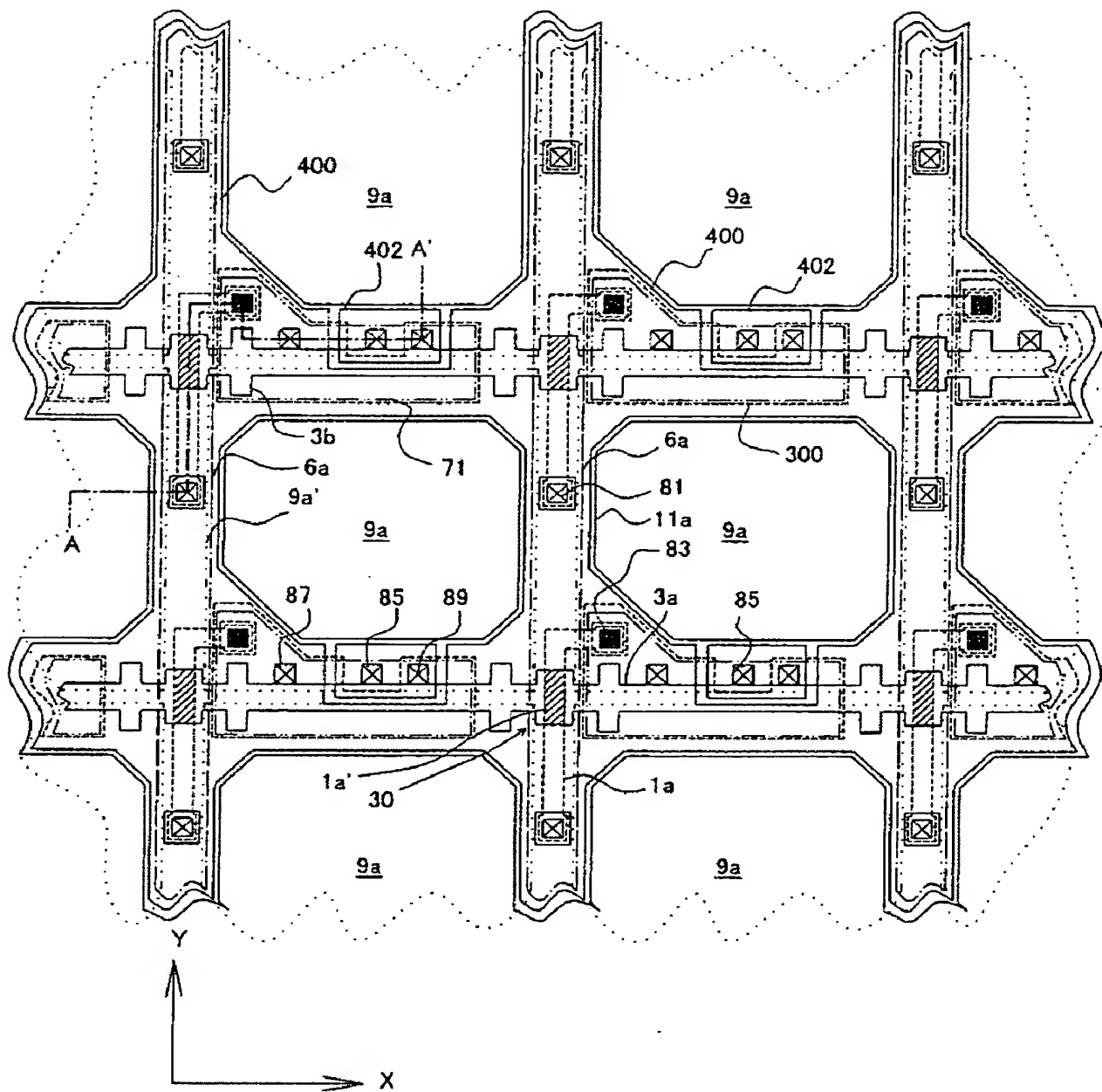
4 0 2 …第 2 中継層

【書類名】 図面

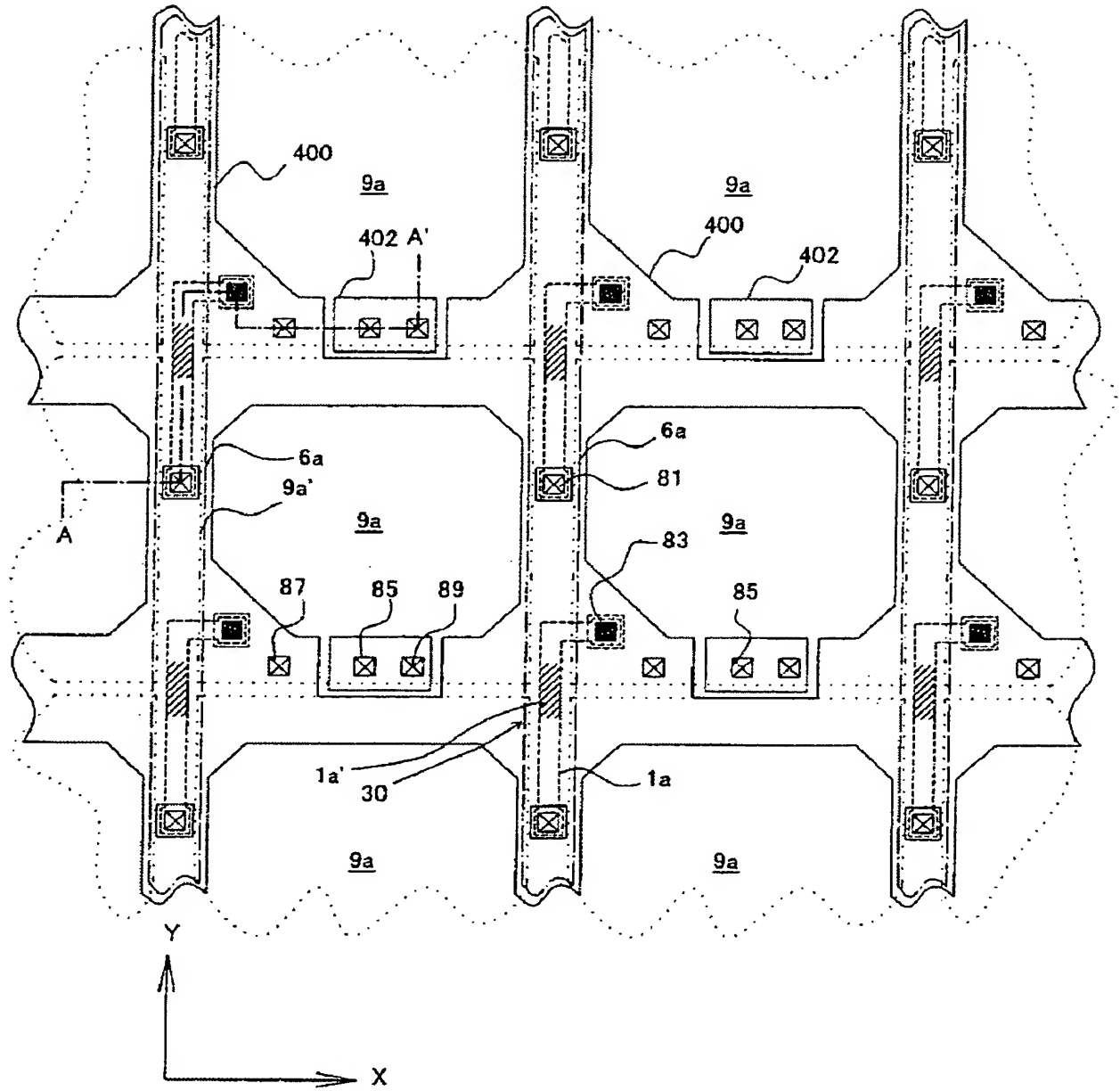
【図 1】



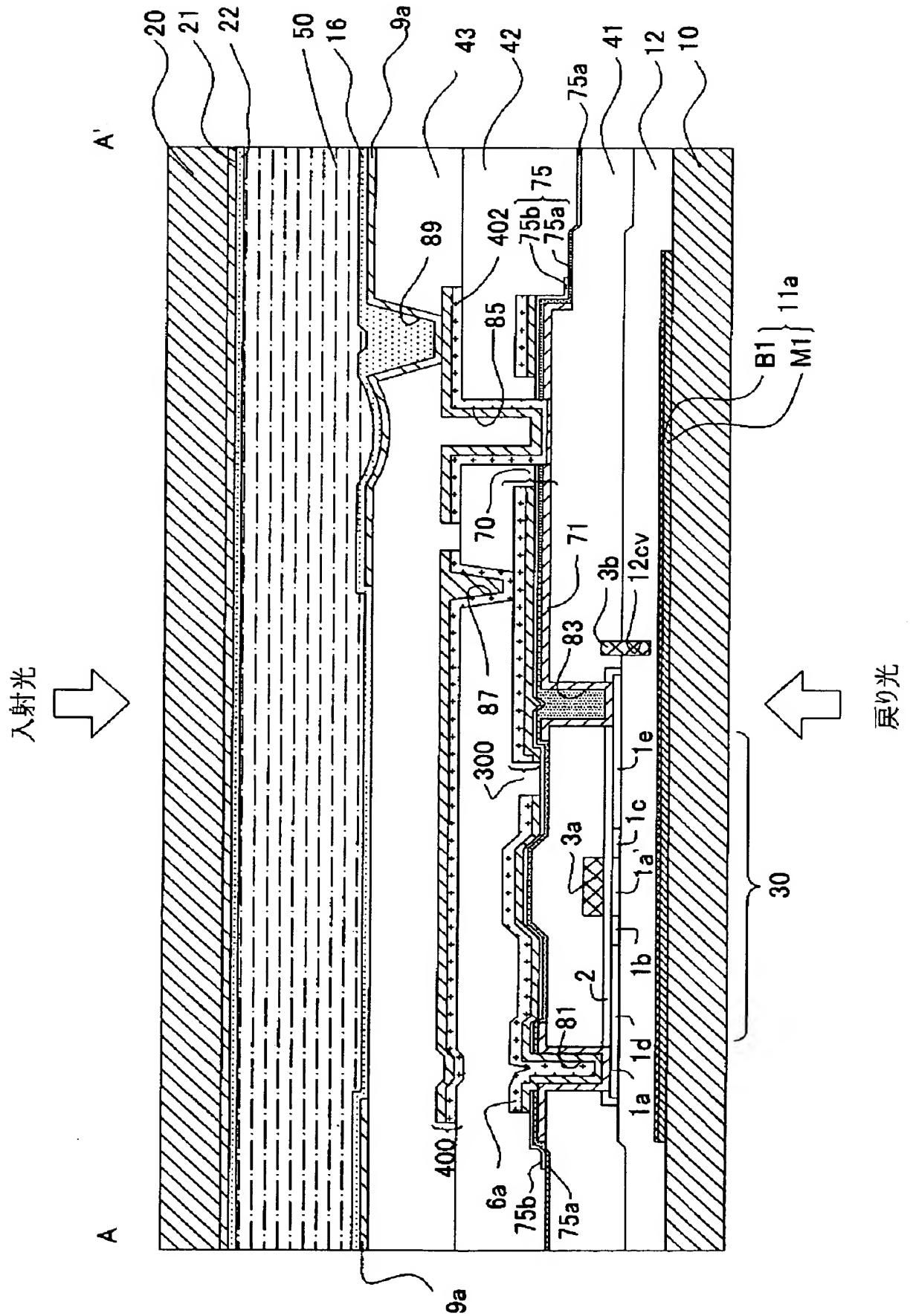
【図 2】



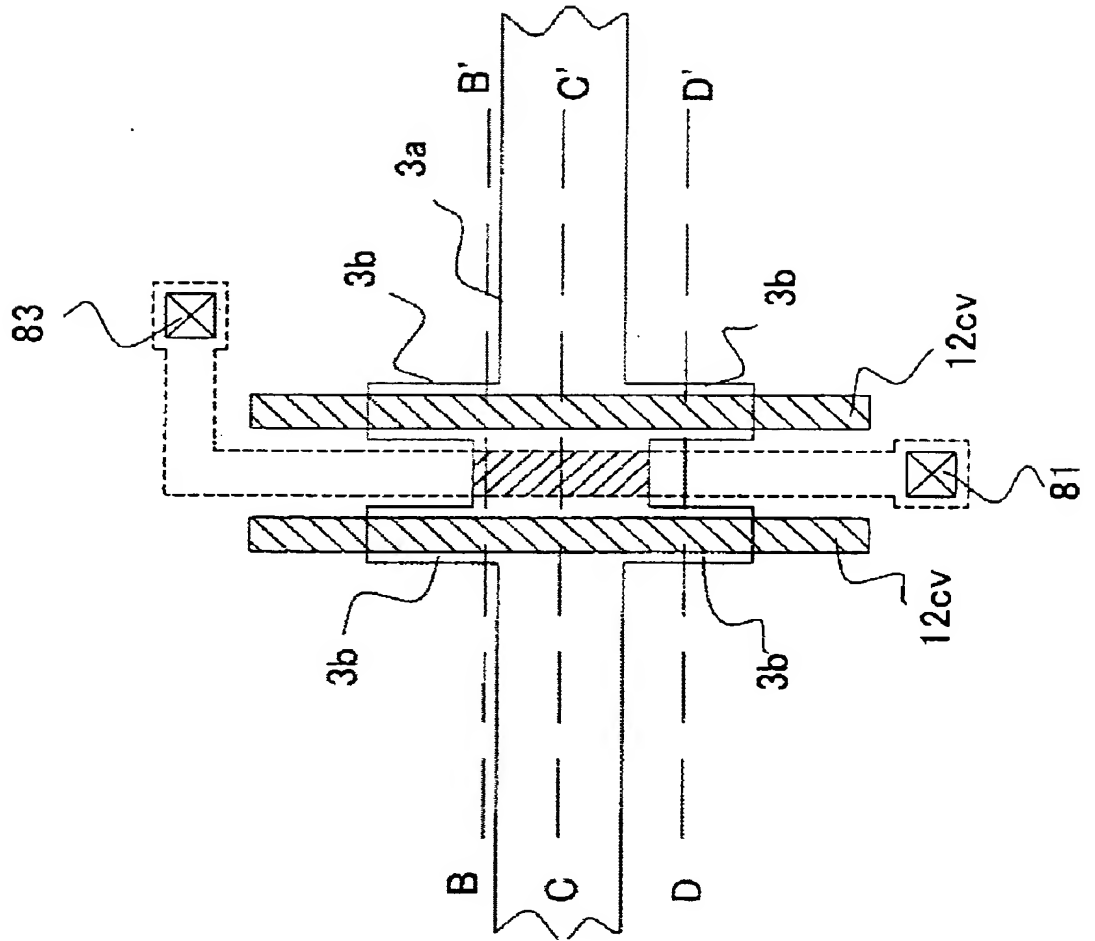
【図 3】



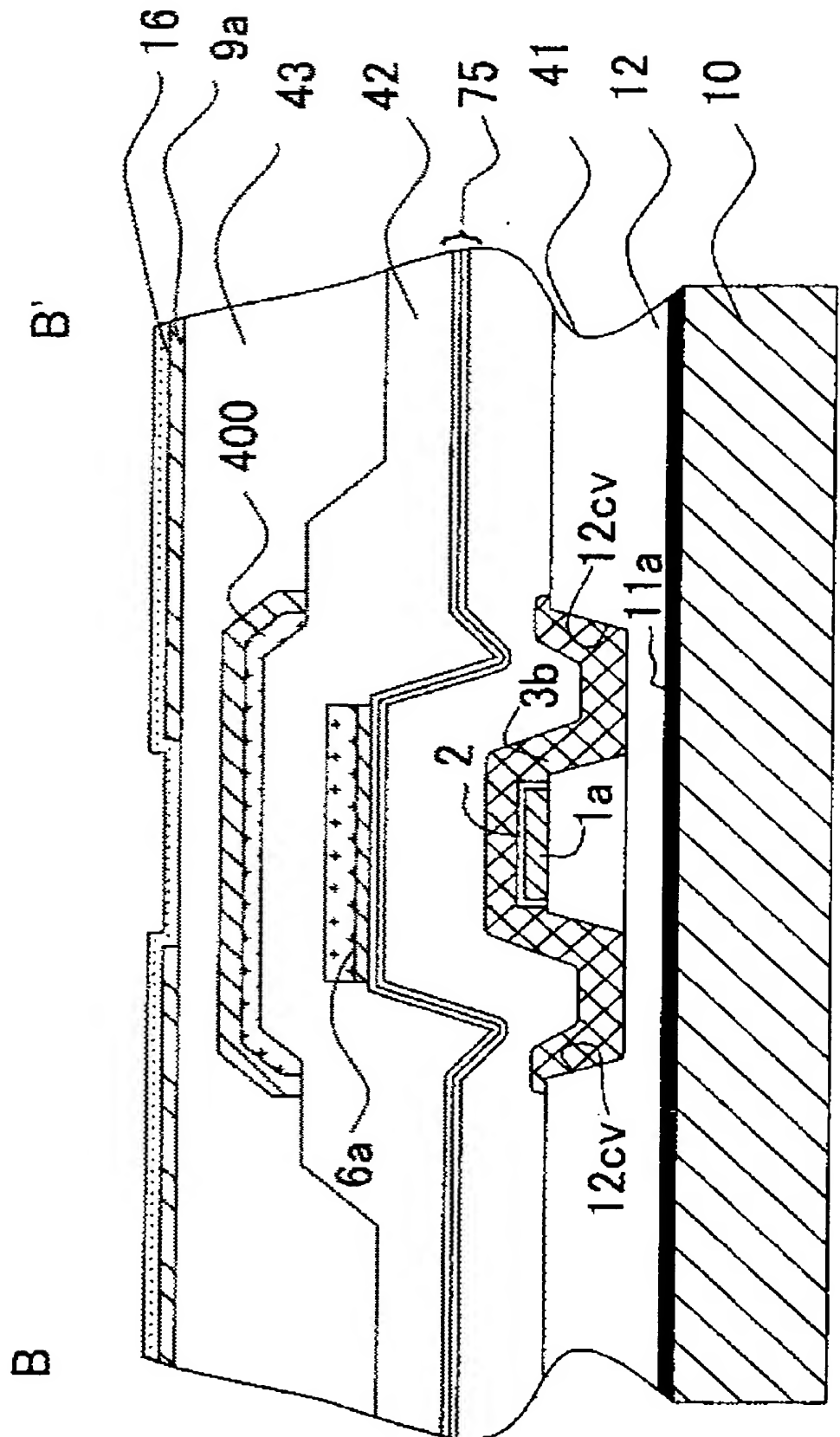
【図 4】



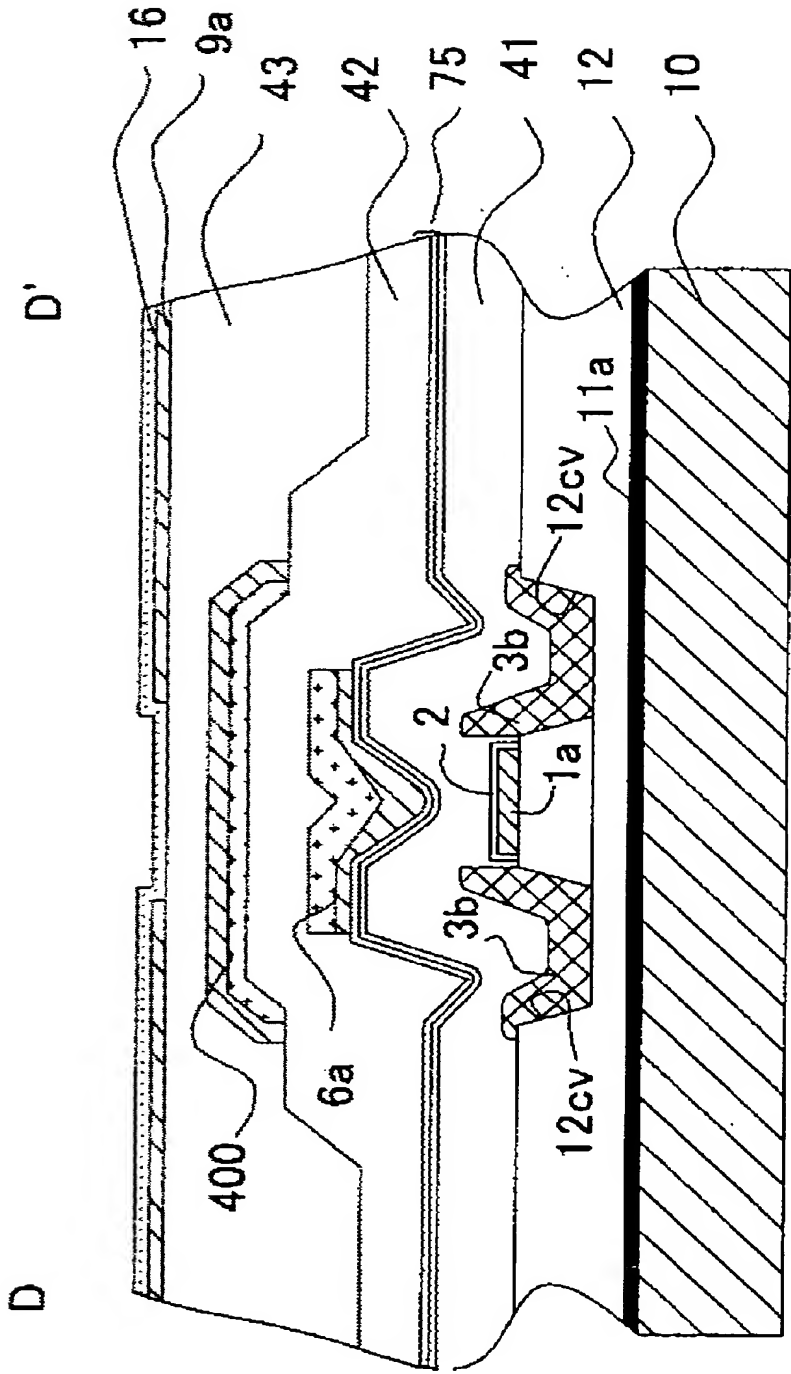
【図 5】



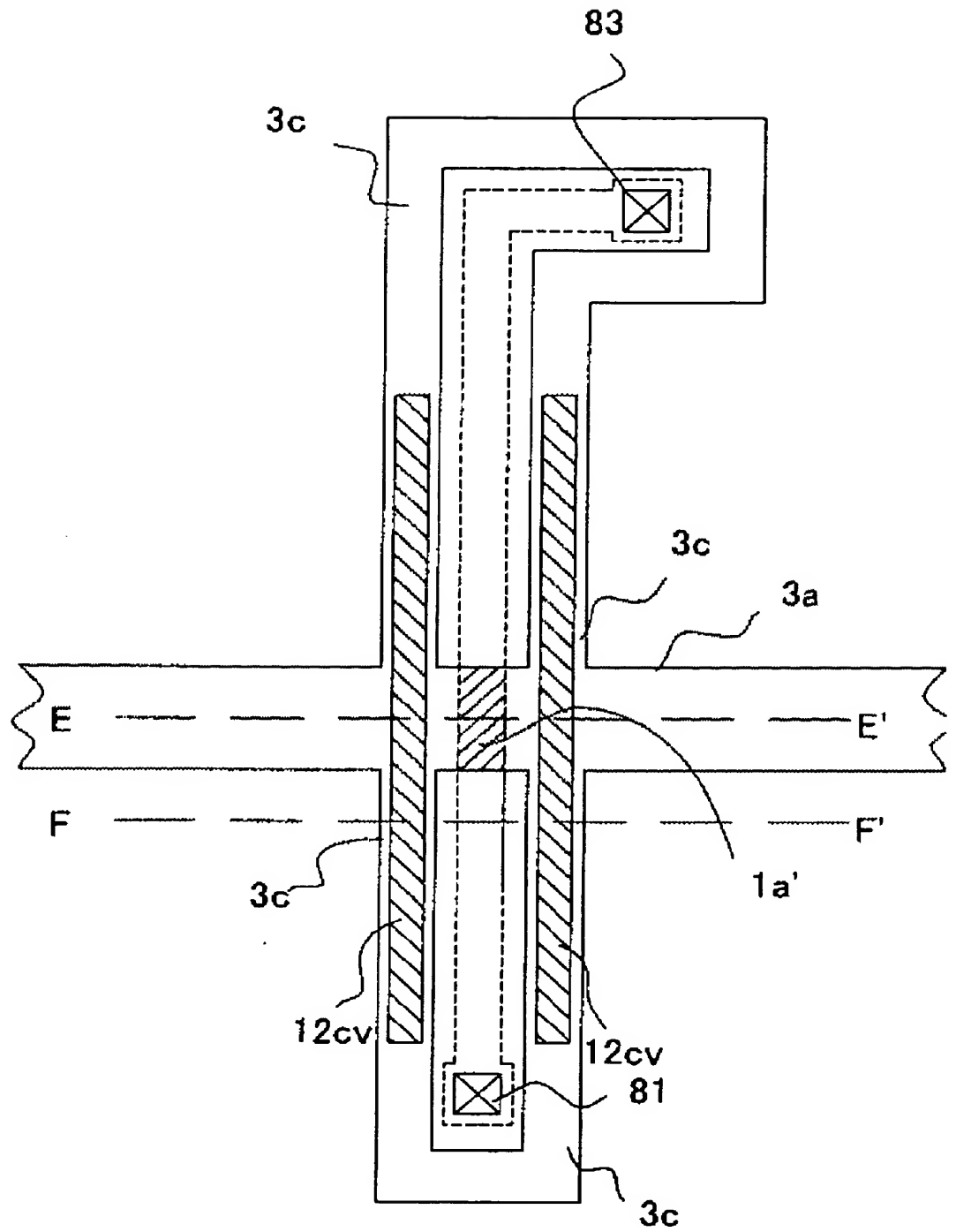
【図 6】



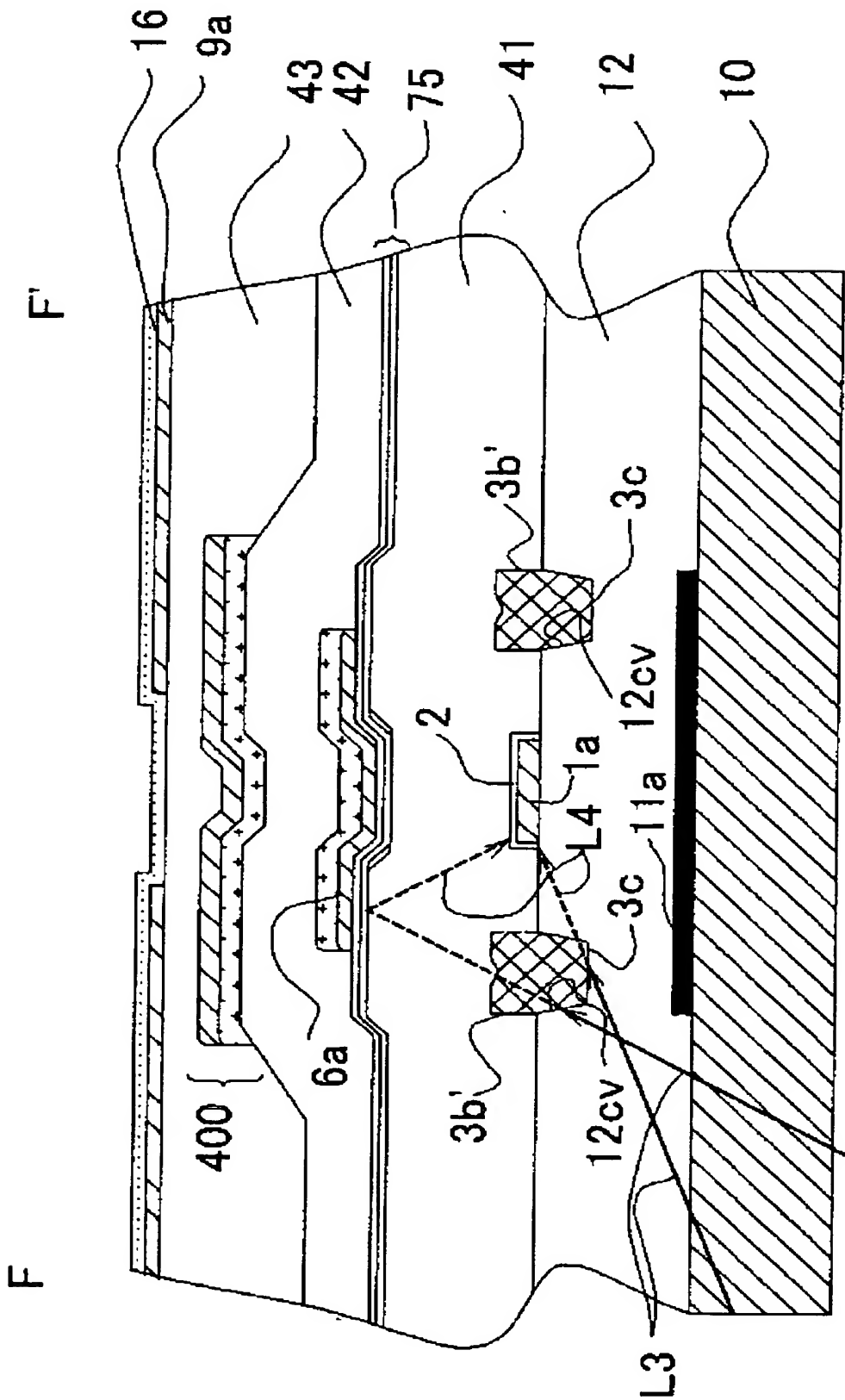
【図 8】



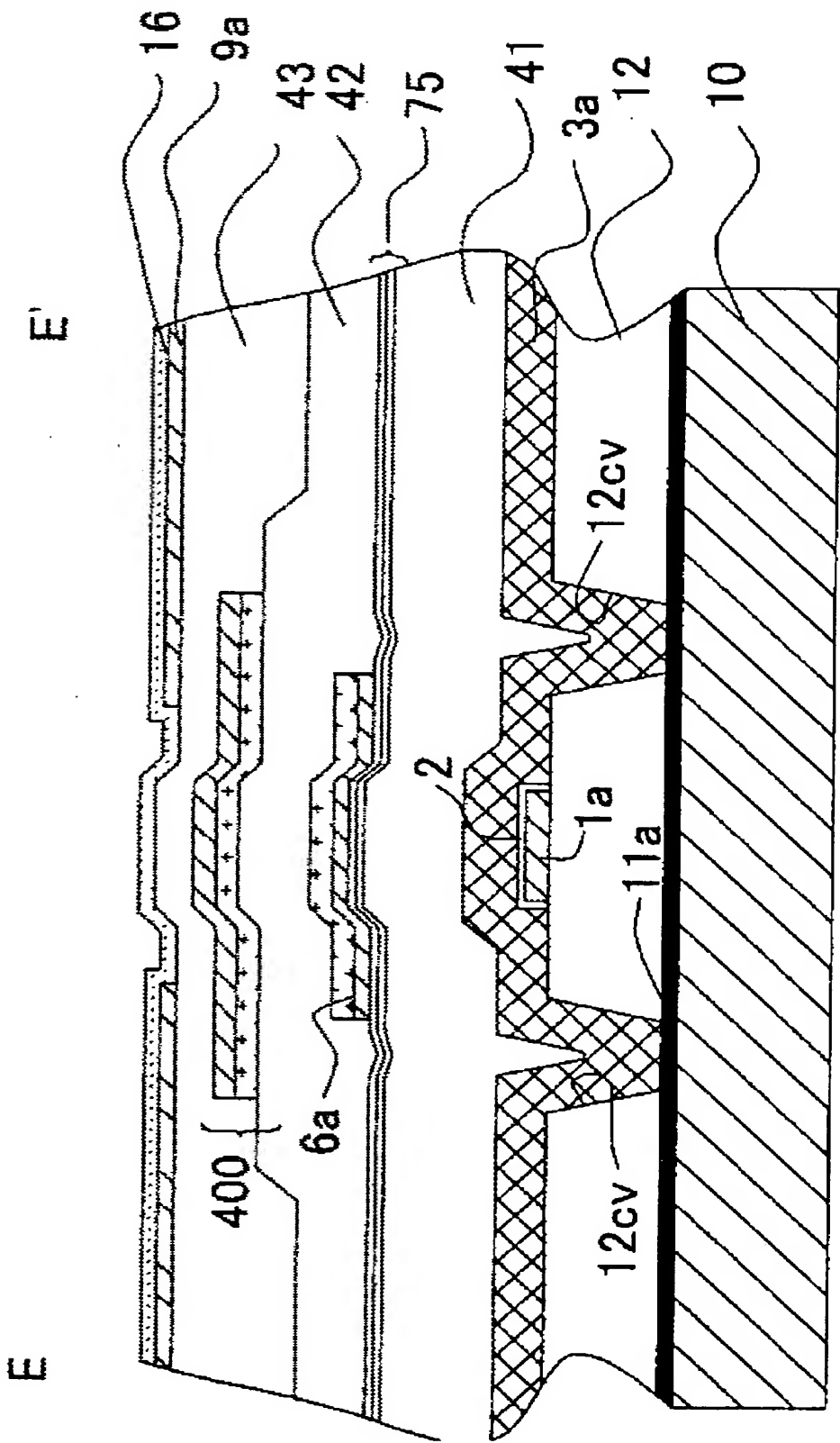
【図 9】



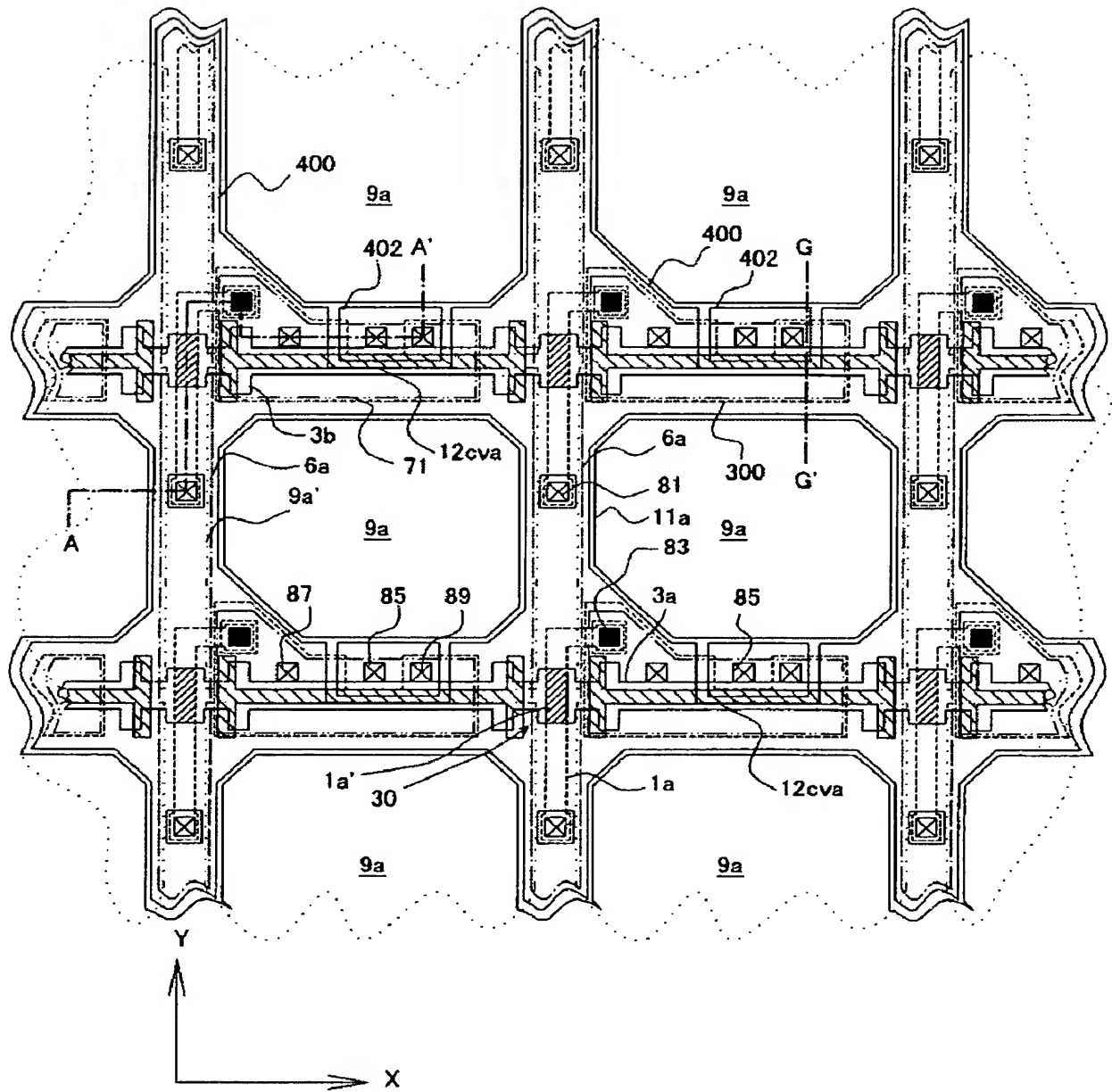
【図 11】



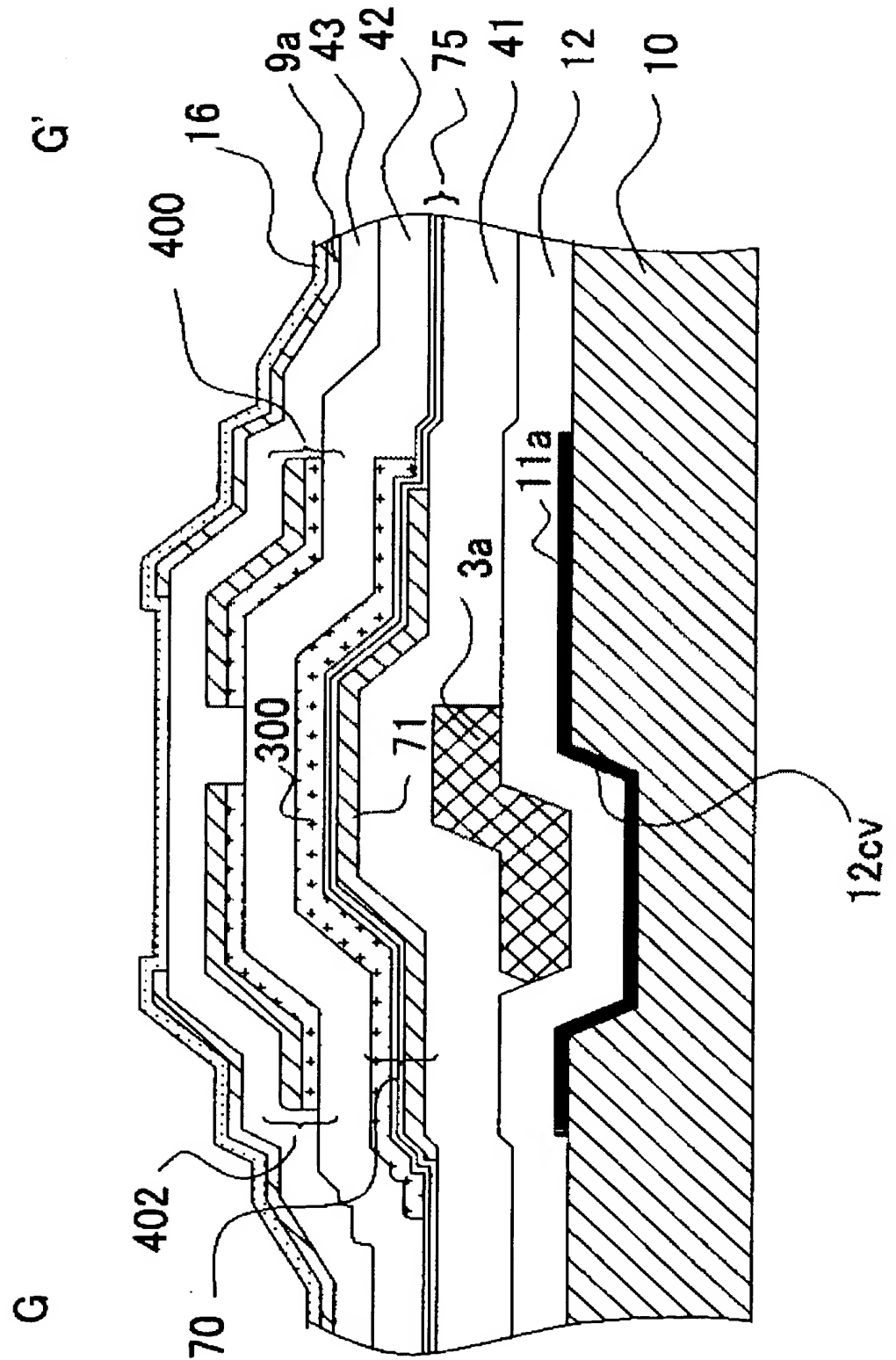
【図 12】



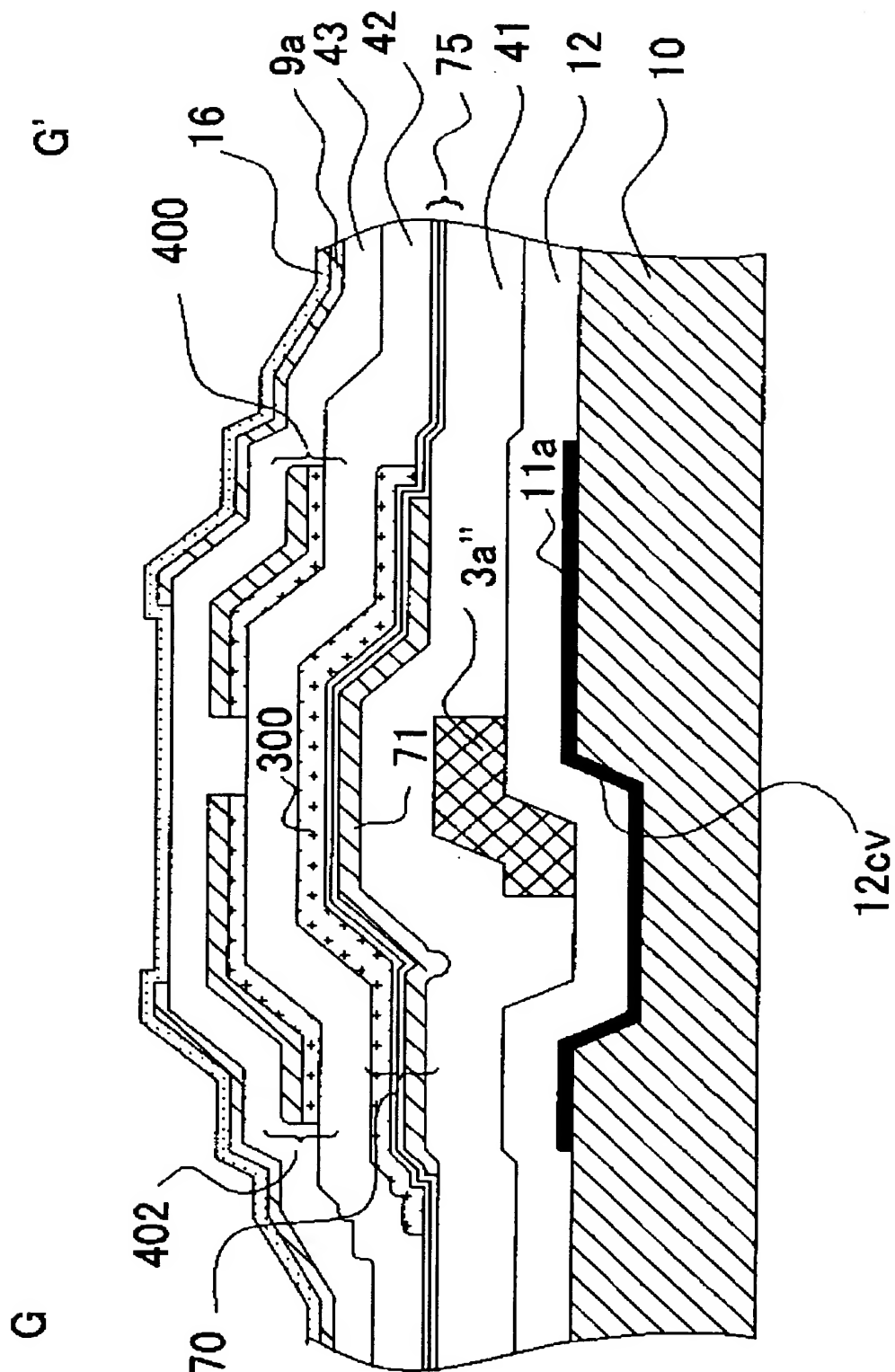
【図 13】



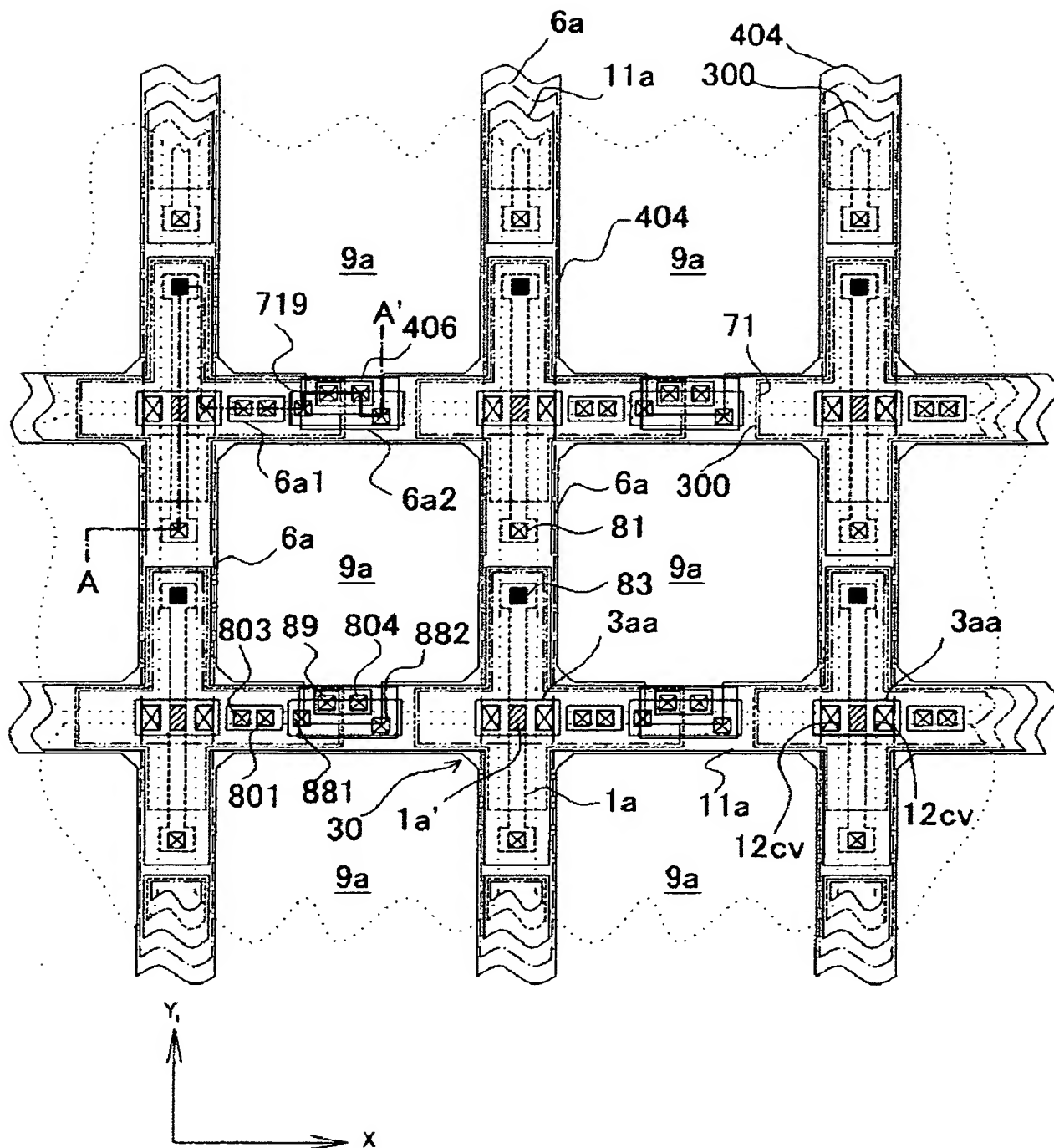
【図 14】



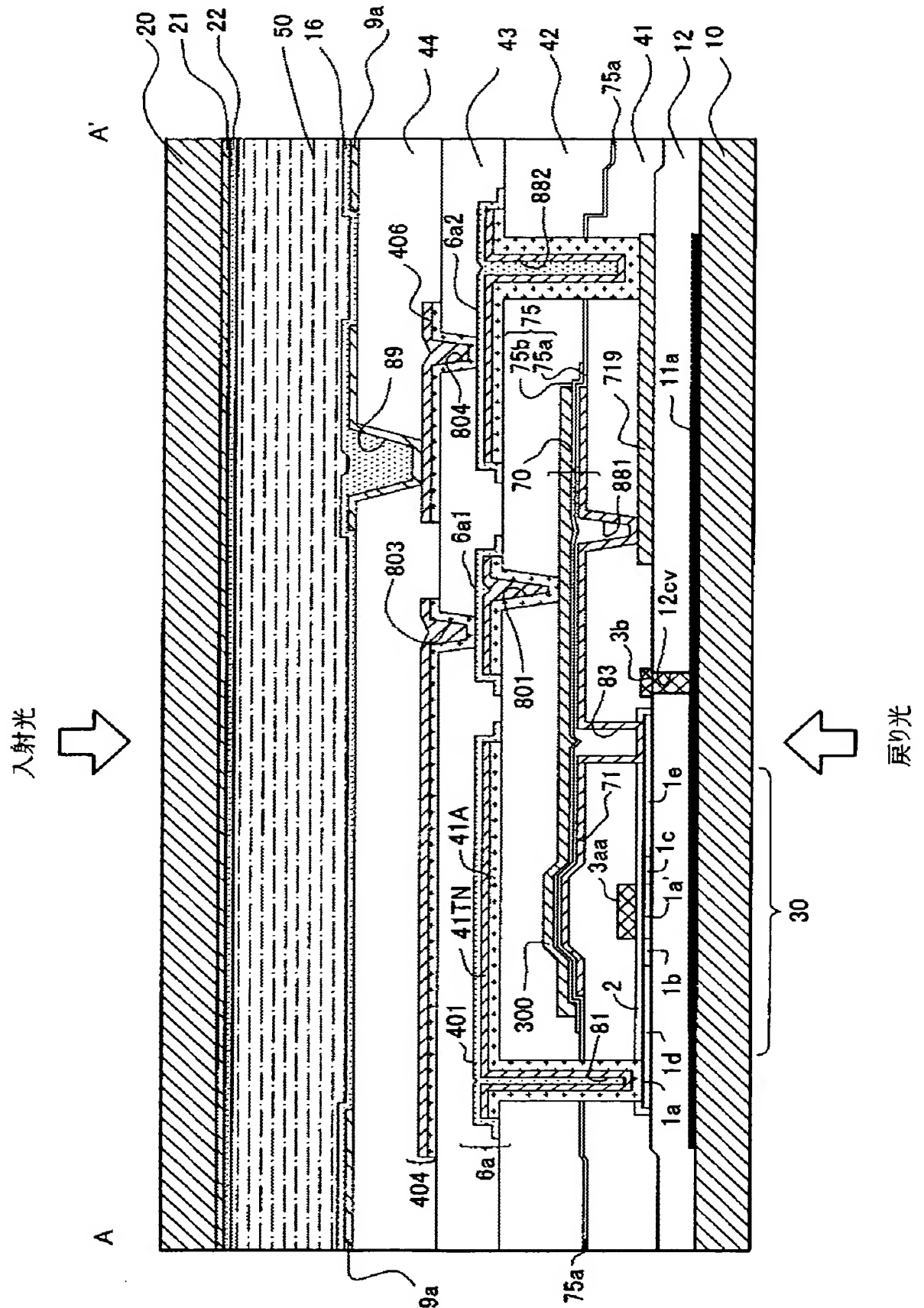
【図 16】



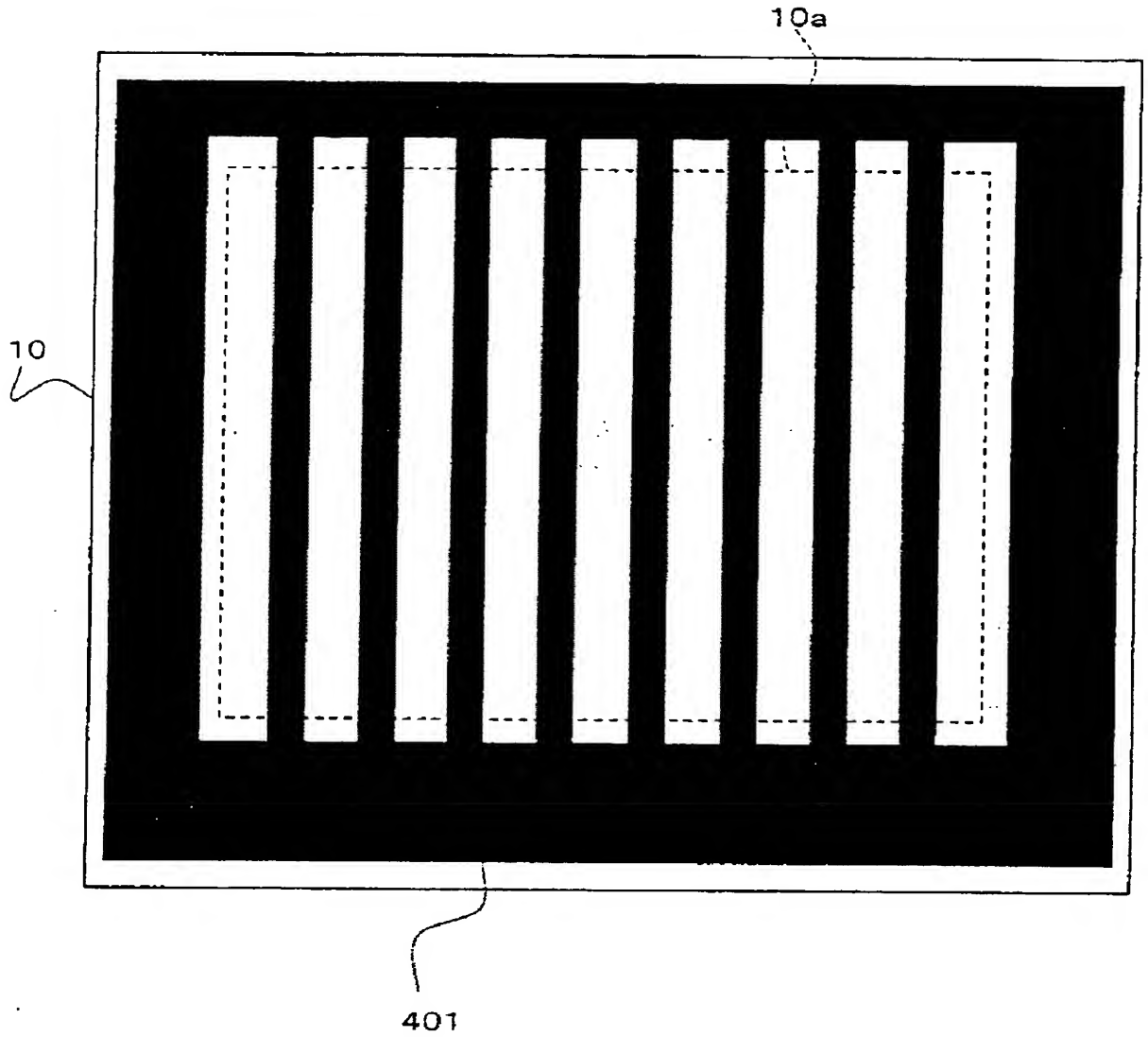
【図 17】



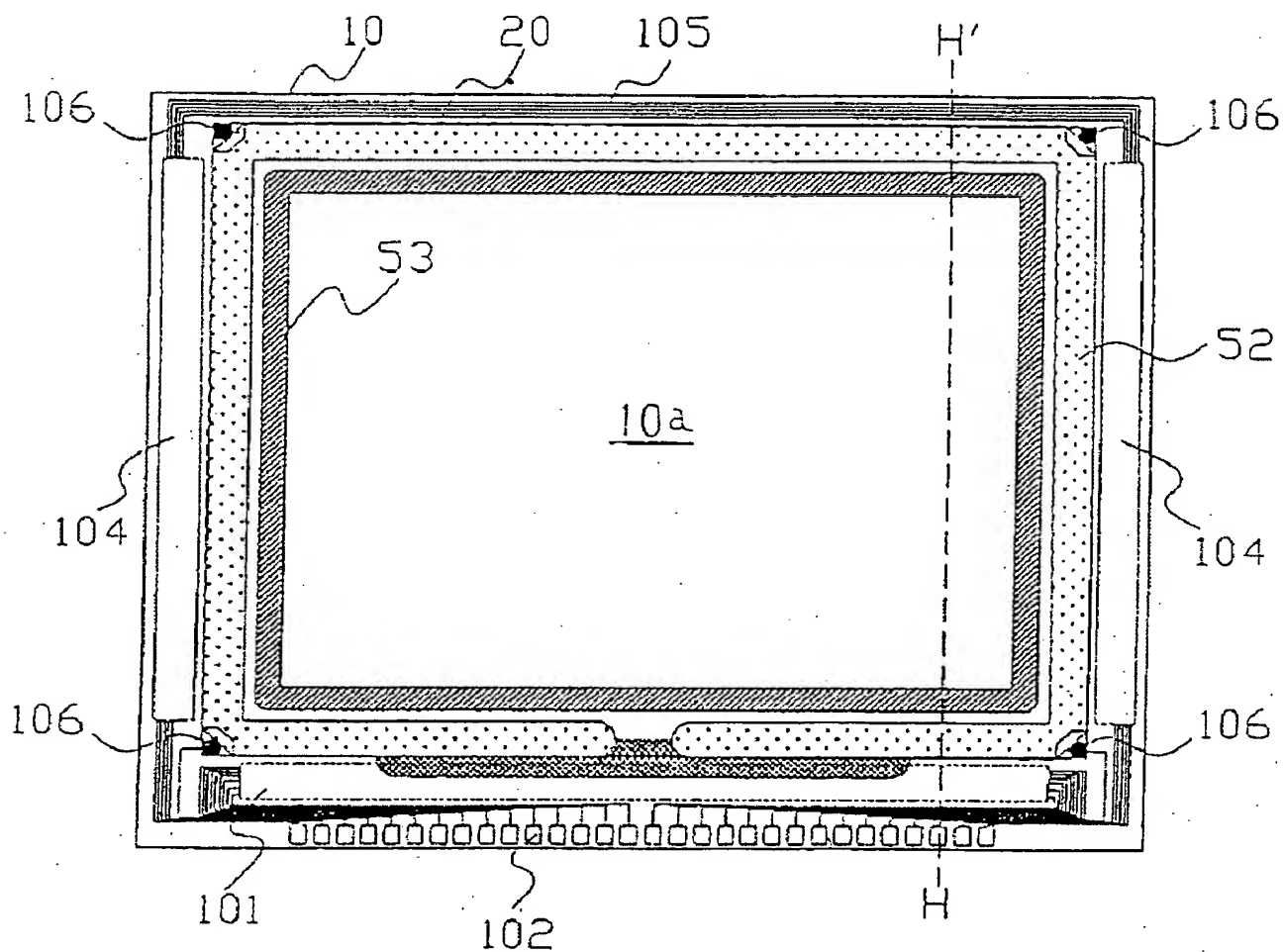
【図 18】



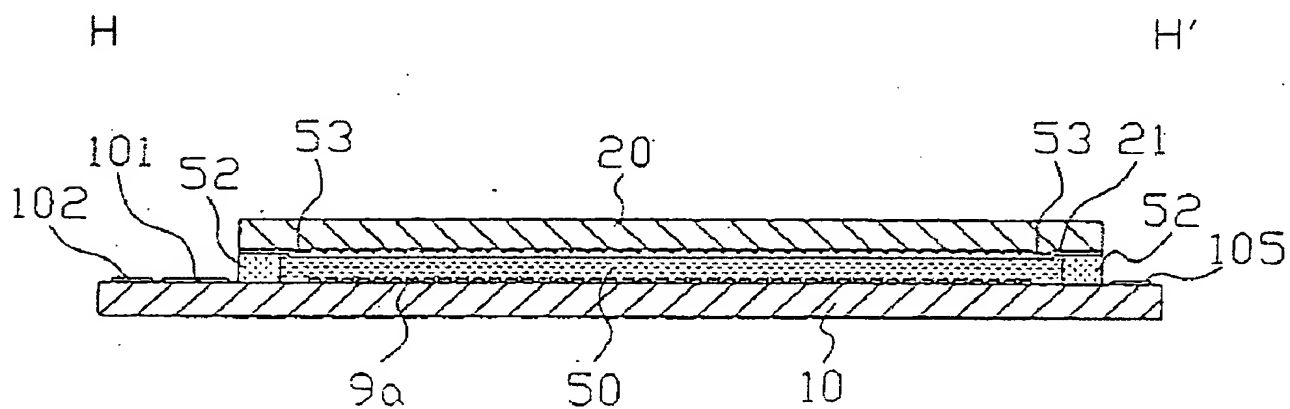
【図 19】



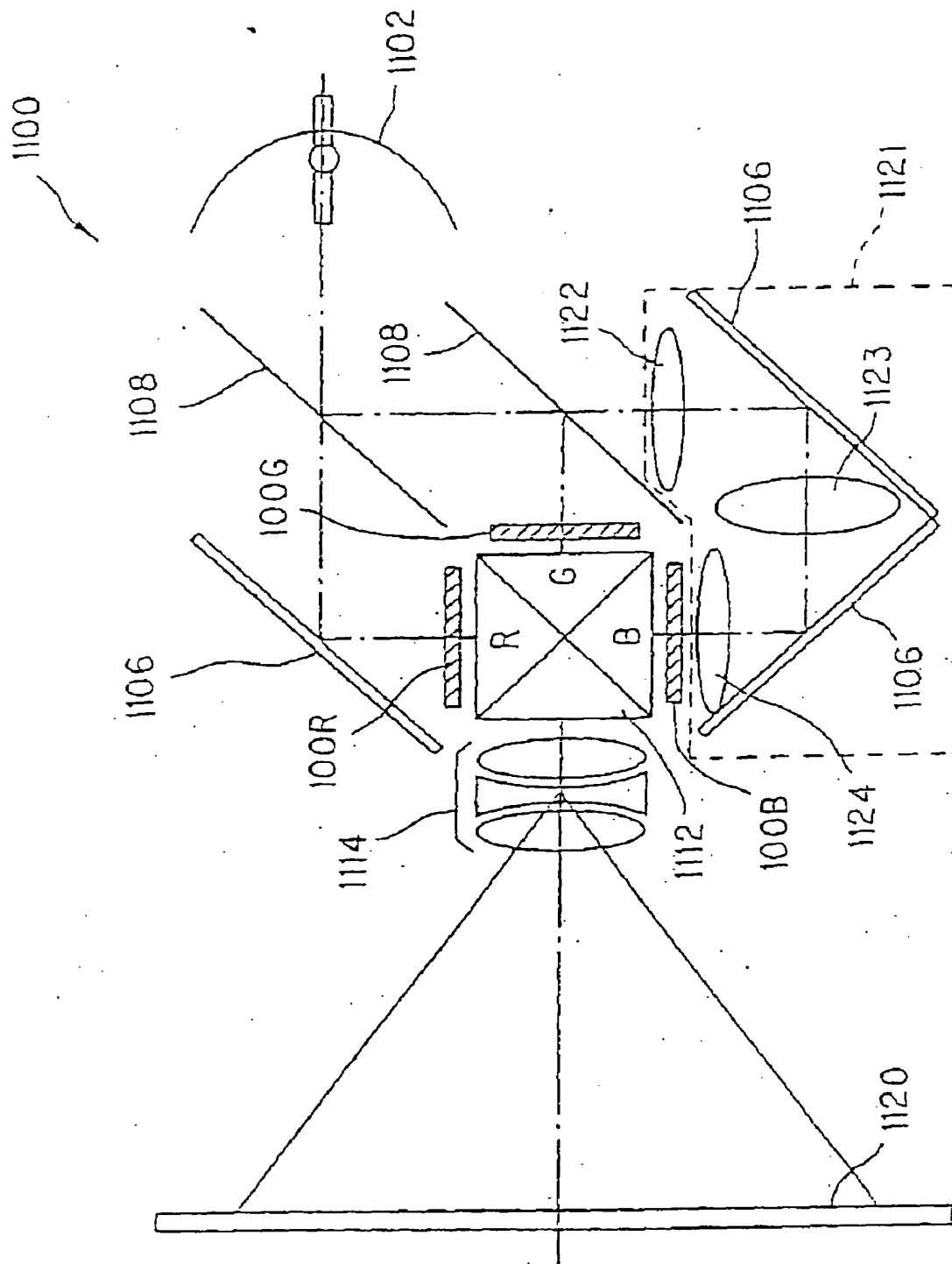
【図 20】



【図 21】



【図 22】



【書類名】 要約書

【要約】

【課題】 電気光学装置において、薄膜トランジスタの半導体層に対する遮光性能を高めることで、フリッカ等のない高品質な画像を表示する。

【解決手段】 基板上にデータ線（6a）、走査線（3a）、画素電極（9a）及びTFT（30）が積層構造の一部をなして備えられている。この基板上には更に、TFT及び画素電極に電氣的に接続された蓄積容量（70）と、データ線及び画素電極間に配置されたシールド層（400）とが、前記積層構造の一部をなして備えられている。このうちTFTの側方には溝（12cv）が形成され且つ該溝内部には前記走査線が埋められるようにして形成されることで、半導体層（1a）に対する側方からの光入射を抑制する。

【選択図】 図4

特願 2 0 0 3 - 3 2 1 7 9 1

出 願 人 履 歴 情 報

識別番号

[0 0 0 0 0 2 3 6 9]

1. 変更年月日

1 9 9 0 年 8 月 2 0 日

[変更理由]

新規登録

住 所

東京都新宿区西新宿 2 丁目 4 番 1 号

氏 名

セイコーエプソン株式会社